

<<Protel DXP基础与实例培训>>

图书基本信息

书名：<<Protel DXP基础与实例培训教程>>

13位ISBN编号：9787508327563

10位ISBN编号：750832756X

出版时间：2005-1

出版时间：中国电力出版社

作者：赵景波

页数：299

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Protel DXP基础与实例培训>>

内容概要

Protel DXP是Altium公司最新一代电路板设计软件，能够实现从电路方案设计、PCB绘制编辑、自动布线到图纸输出等各项功能，提供了全新的电路板设计解决方案。

本书从实用的角度出发，深入浅出、循序渐进地介绍了Protel DXP的基础知识和操作方法，说明了如何在Protel DXP集成开发环境中进行电路原理图设计、PCB印制电路板设计和电路仿真分析，并通过大量实例操作，使读者能够轻松掌握Protel DXP的常用功能与技巧。

本书系统全面、简单实用、通俗易懂，特别适合用作初、中级电路设计与制板人员的培训教材，也可和作为高等院校相关专业师生的参考资料。

书籍目录

丛书序前言第1章 Protel DXP概述 1.1 Protel的发展历史 1.1.1 Protel for Windows 1.1.2 Protel 98(EDA/Client 98) 1.1.3 Protel 99 1.1.4 Protel 99SE 1.1.5 Protel DXP 1.2 Protel DXP运行环境与安装 1.2.1 Protel DXP运行环境 1.2.2 Protel DXP的安装与卸载 1.3 内容回顾 1.4 习题第2章 Protel DXP操作环境 2.1 Protel DXP运行 2.2 活动工作区控制面板操作 2.3 打开和关闭工作区域 2.4 系统环境设置 2.5 内容回顾 2.6 习题第3章 原理图设计基础 3.1 原理图设计流程 3.2 新建项目 3.2.1 项目管理面板 3.2.2 新建项目和原理图 3.3 设置原理图工作区环境 3.3.1 网格系统设置 3.3.2 系统字体设置 3.3.3 图纸模板设置 3.3.4 用户自定义图纸模板 3.3.5 设置常用图纸作为默认模板供自动调用 3.3.6 文档参数 3.3.7 原理图环境参数 3.4 原理图的绘制 3.4.1 加载和卸载系统元件库 3.4.2 输入原理图 3.4.3 放置电气连接线和图形部件 3.4.4 修改和保存原理图 3.5 查找原理图符号 3.5.1 在Libraries面板中查找原理图符号 3.5.2 通过Search按钮查找原理图符号 3.5.3 在原理图编辑器中查找原理图符号 3.6 综合演练 3.7 内容回顾 3.8 习题第4章 原理图的编辑和输出 4.1 再进入Re-entrant编辑技术 4.2 放置对象过程中的编辑技术 4.3 已放置对象的基础编辑方式 4.4 原理图设计规则检查 4.4.1 自动标注 4.4.2 编译项目及查错 4.5 原理图网络表文件生成 4.6 生成和输出各种报表和文件 4.6.1 输出各种元器件报表 4.6.2 输出项目的结构组织文件 4.7 建立层次化原理图 4.7.1 层次原理图的设计方法 4.7.2 层次原理图设计 4.8 原理图打印、输出 4.9 综合演练 4.10 内容回顾 4.11 习题第5章 原理图库文件的管理和建立 5.1 从Protel 99中导入元器件库 5.2 设置原理图库元件编辑器 5.2.1 启动原理图库元件编辑器 5.2.2 原理图元件编辑环境 5.3 创建和编辑原理图元件 5.3.1 创建原理图元件 5.3.2 设置原理图元件属性 5.3.3 给原理图元件添加模型 5.4 添加原理图库元件 5.5 综合演练 5.6 内容回顾 5.7 习题第6章 PCB设计基础 6.1 PCB入门 6.1.1 板层和板框 6.1.2 PCB的基本元素 6.1.3 设计PCB的流程 6.2 设置PCB作区环境 6.2.1 坐标系统 6.2.2 2]2作区尺寸和精度 6.2.3 英制、公制切换 6.2.4 网格 6.2.5 图纸位置设置 6.2.6 层 6.2.7 PCB工作区选项 6.2.8 Protel DXP中的板体 6.2.9 使用PCB图纸 6.2.10 禁止布线区 6.3 PCB设计对象 6.3.1 PCB图素对象 6.3.2 组对象 6.4 综合演练 6.5 内容回顾 6.6 习题第7章 PCB布局布线设计 7.1 准备原理图和SPICE netlist 7.2 规划电路板 7.3 加载SPICE netlist与元件 7.3.1 加载元件封装库 7.3.2 浏览元件封装库 7.3.3 加载SPICE netlist与元件 7.4 自动布局元件 7.5 手工调整元件布局 7.5.1 选择元件 7.5.2 调整元件 7.6 自动布线 7.6.1 设置自动布线的参数 7.6.2 自动布线 7.6.3 手工调整布线 7.7 生成PCB报表文件 7.8 打印输出PCB图 7.9 综合演练 7.10 内容回顾 7.11 习题第8章 Protel DXP电路仿真 8.1 Protel DXP仿真概述 8.1.1 Protel DXP仿真的特点 8.1.2 Protel DXP仿真电路图 8.1.3 Protel DXP的仿真的基小步骤 8.2 简单的实例 8.3 常用仿真元器件 8.3.1 查找仿真元器件 8.3.2 电路仿真的单位设置 8.3.3 主要仿真元器件 8.4 仿真激励源设置 8.4.1 直流电压源和直流电流源 8.4.2 正弦信号激励源 8.4.3 其他信号激励源 8.5 仿真模式设置 8.5.1 General Setup设置 8.5.2 Advanced Options设置 8.5.3 工作点分析 8.5.4 瞬态特性分析和傅立叶分析 8.5.5 交流小信号分析 8.5.6 其他模式分析 8.6 综合演练 8.6.1 555单稳多谐振荡器仿真 8.6.2 晶体振荡电路仿真 8.6.3 差动放大电路仿真 8.6.4 数模混合电路仿真 8.7 内容回顾 8.8 习题第9章 信号完整性分析 9.1 信号完整性分析的基本知识 9.1.1 基本概念 9.1.2 Protel DXP的信号完整性分析工具 9.2 设置信号完整性分析规则 9.3 设置新的设计规则 9.4 信号的终端补偿 9.5 综合演练 9.6 内容回顾 9.7 习题第10章 元器件封装库的编辑 10.1 元器件封装概述 10.1.1 元器件封装简介 10.1.2 常用元器件的封装 10.2 元器件库 10.3 元器件封装编辑器 10.4 手工创建新的元器件封装 10.5 利用向导创建元器件封装 10.6 PCB元器件封装库管理 10.6.1 浏览管理器 10.6.2 向库中添加元器件封装 10.6.3 元器件封装重命名 10.6.4 删除元器件封装 10.6.5 放置元器件封装 10.6.6 编辑元器件封装引脚焊盘 10.7 创建项目元器件封装库 10.8 综合演练 10.9 内容回顾 10.10 习题第11章 PCB设计原则 11.1 PCB设计的一般原则 11.1.1 PCB电路板布局 11.1.2 PCB电路板布线 11.1.3 PCB电路板焊盘 11.2 PCB及电路抗干扰措施 11.3 高频电路中的电路板设计 11.4 电路板的热设计 11.5 内容回顾 11.6 习题

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>