

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787508331966

10位ISBN编号：7508331966

出版时间：2006-1

出版时间：中国电力出版社

作者：王义军

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

全书共分为九章，主要内容包括：逻辑代数基础、门电路、组合逻辑电路、时序逻辑电路基础、集成时序逻辑电路、脉冲波形产生与整形电路、数模和模数转换电路、半导体存储器以及可编程逻辑器件与EDA技术。

在各章内容编排上，力求便于学生自学，各章节内容以基础知识和掌握逻辑关系为主，集成电路以外特性为主，减少对内部结构的讲解，提供了大量例题和课后习题。

本书简明扼要，深入浅出，主要面向高校工科电气工程自动化专业的专科成人函授学员，也可供从事电子技术工作的工程技术人员学习、参考和大专院校师生选用。

书籍目录

编者按语前言第1章 逻辑代数基础 1.1 概述 1.2 逻辑代数中的基本运算 1.3 逻辑函数的定理和规则
1.4 逻辑函数的化简方法 1.5 逻辑函数表示方法及相互转换 本章小结 习题第2章 逻辑门电路
2.1 概述 2.2 半导体器件的开关特性 2.3 分立元件门电路 2.4 集成门电路 本章小结 习题第3章
组合逻辑电路 3.1 概述 3.2 组合逻辑电路的分析和设计 3.3 常用组合逻辑器件的原理及集成电路
3.4 集成组合逻辑电路的应用 3.5 组合逻辑电路的竞争和冒险现象 本章小结 习题第4章 时序逻辑
电路基础 4.1 概述 4.2 基本触发器 4.3 同步RS触发器 4.4 主从触发器 4.5 边沿触发器 4.6 集成触
发器 4.7 时序逻辑电路的分析 4.8 同步时序逻辑电路设计方法 本章小结 习题第5章 集成时序逻辑
电路 5.1 概述 5.2 计数器 5.3 寄存器 本章小结 习题第6章 脉冲波形的产生与整形 6.1 概述 6.2
集成555定时器 6.3 施密特触发器 6.4 多谐振荡器 6.5 单稳态触发器 本章小结 习题第7章 数模转
换和模数转换 7.1 概述 7.2 数模转换器(DAC) 7.3 数模转换器(ADC) 本章小结 习题第8章
半导体存储器 8.1 概述 8.2 随机存取存储器(RAM) 8.3 只读存储器(ROM) 本章小结 习题第9
章 可编程逻辑器件与EDA技术 9.1 概述 9.2 可编程逻辑器件(PLD) 9.3 硬件描述语言 9.4 电子
设计自动化(EDA)技术附录A 本书常用符号表附录B 常见英文缩写解释附录C VHDL-87关键字习题
答案与提示参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>