

<<数字电子技术与逻辑设计>>

图书基本信息

书名：<<数字电子技术与逻辑设计>>

13位ISBN编号：9787508342931

10位ISBN编号：7508342933

出版时间：2006-8

出版时间：中国电力出版社

作者：徐维

页数：252

字数：382000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术与逻辑设计>>

内容概要

本书是根基国家教育部制定的电路与电子技术课程教学要求，由多所以培养应用型人才为主要目的的高等学校里从事计算机类、电子类和电气类课程教学的老师所编写，并在第一版的基础上加以修订、扩充而来的。

主要包括：数字电子基础、组合逻辑电路、时序逻辑电路、脉冲电路、数模及模数转换、半导体存储器等。

本书强调实用，注重理论指导下的可操作性和实际问题的解决。

本书可作为高等院校计算机、电子、通信及自动化专业的技术基础课教材，也可供有关技术人员参考。

<<数字电子技术与逻辑设计>>

书籍目录

第二版前言 第一版前言 第1章 数字电路基础 1.1 概述 1.2 数制 1.3 码制 小结 习题 第2章 逻辑代数基础 2.1 概述 2.2 基本逻辑运算 2.3 逻辑代数的基本公式、常用公式和重要规则 2.4 逻辑函数及其表示方法 2.5 逻辑函数表达式的表示形式 小结 习题 第3章 逻辑门电路 3.1 概述 3.2 分立元件的开关特性 3.3 TTL集成与非门电路 3.4 特殊的TTL门电路 3.5 常用TTL门电路 3.6 其他双极型门电路 3.7 MOS门电路 小结 习题 第4章 组合逻辑电路 4.1 概述 4.2 组合逻辑电路的分析 4.3 组合逻辑电路的设计 4.4 常用集成组合逻辑电路 4.5 用中规模集成电路设计组合电路 4.6 组合逻辑电路中的竞争冒险现象 小结 习题 第5章 触发器 5.1 概述 5.2 基本触发器 5.3 同步时钟触发器 5.4 主从触发器 5.5 边沿触发器 5.6 各种类型触发器之间的相互转换 小结 习题 第6章 时序逻辑电路 6.1 概述 6.2 时序逻辑电路的分析 6.3 时序逻辑电路的设计 6.4 常用时序逻辑器件 6.5 常用集成逻辑器件及其应用 小结 习题 第7章 脉冲电路 7.1 概述 7.2 施密特触发器 7.3 单稳态触发器 7.4 多谐振荡器 7.5 集成定时器555及其应用 小结 习题 第8章 数模(D/A)和模数(ND)转换 8.1 概述 8.2 D/A转换器 8.3 A/D转换器 小结 习题 第9章 半导体存储器 9.1 概述 9.2 只读存储器 9.3 随机存储器 9.4 存储器容量的扩展 9.5 用ROM实现组合逻辑函数 小结 习题 第10章 可编程逻辑器件 10.1 概述 10.2 可编程阵列逻辑PAL 10.3 通用可编程逻辑阵列GAL 10.4 可编程逻辑器件应用举例 小结 习题 部分习题参考答案 参考文献

<<数字电子技术与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>