

<<ASIC芯片设计从实践到提高>>

图书基本信息

书名：<<ASIC芯片设计从实践到提高>>

13位ISBN编号：9787508353784

10位ISBN编号：7508353781

出版时间：2007-6

出版时间：中国电力

作者：池雅庆

页数：236

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<ASIC芯片设计从实践到提高>>

内容概要

本书结合具体的实例，对ASIC芯片设计开发的整个流程及各个阶段所使用的EDA工具进行了系统地介绍。

全书共8章，分为4个部分：第1部分介绍了ASIC的基础知识和目前广泛应用的EDA工具；第2部分分别介绍了两种常用的集成电路设计语言Verilog HDL和VHDL；第3部分详细地阐述了ASIC设计的仿真验证及综合技术；第4部分主要介绍了布局布线技术。

本书既阐述了ASIC设计的基本理论，又结合实际的工程项目，给出了一些具体的例子，适合初学ASIC开发的技术人员阅读，也可作为高等院校相关专业本科生和研究生学习ASIC系统开发的参考书。

<<ASIC芯片设计从实践到提高>>

书籍目录

丛书序前言第1章 ASIC简介 1.1 ASIC的发展 1.2 ASIC的类型 1.3 ASIC设计流程第2章 常用EDA工具的使用方法 2.1 FPGA设计工具——Quartus 2.2 FPGA设计软件——ISE 2.3 ModelSim仿真工具 2.4 高效综合软件——Synplify/Synplify Pro 2.5 Synopsys综合工具——Design Compiler (DC) 2.6 Cadence仿真工具——NC-Verilog第3章 Verilog HDL语言基础 3.1 Verilog HDL的基本结构 3.2 数据类型 3.3 参数定义、宏替换及模拟时间单位的定标 3.4 操作符 3.5 Verilog HDL行为描述 3.6 Verilog HDL结构描述 3.7 Verilog HDL的编码风格 3.8 实例分析第4章 VHDL语言基础 4.1 VHDL程序结构 4.2 VHDL语言要素及其分类 4.3 VHDL语法基础 4.4 实例分析第5章 验证技术 5.1 验证的策略和手段 5.2 构建测试平台 (Testbench) 5.3 仿真技术 5.4 静态时序分析 (STA) 5.5 实例分析第6章 综合技术第7章 FPGA验证技术第8章 ASIC版图设计技术

<<ASIC芯片设计从实践到提高>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>