第一图书网, tushu007.com

<<电子技术EDA仿真设计>>

图书基本信息

书名：<<电子技术EDA仿真设计>>

13位ISBN编号：9787508359212

10位ISBN编号：7508359216

出版时间：2007-8

出版时间：中国电力

作者：高歌

页数：215

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书为普通高等教育“十一五”规划教材。
本书共分八章，主要内容包括EDA技术简述、基于MULTISIM 8的电子电路实验计算机仿真、基于图形输入电路设计方法、VHDL语言与文本设计方法、波形输入设计方法、可编程逻辑器件简介、实验系统板工作原理和可编程模拟器件ispPAC简介。
本书对Multisim、Max+puls II、Quartus II、PAC-Designer等软件工具的使用和主流器件进行了介绍，书中的设计实例与电子技术课程教学大纲具有一致性。
教材编写简明精练、图文呼应、深入浅出、针对性强，设计实例都通过了编译，设计文件和参数选择都经过验证，帮助读者对EDA的使用有初步认识。
本书是高等学校工科专业的电子电路实验课程的延续和补充，可作为电子技术课程的计算机仿真和计算机辅助设计的实训课程教材，也可作为专业选修课或少课时EDA课程的教材，另外也适用于EDA技术的初学者。

书籍目录

前言第1章 EDA技术简述　1.1 EDA技术及发展　1.2 EDA技术实现目标　1.3 EDA方法与传统电子设计方法的比较第2章 基于MULTISIM 8的电子电路计算机仿真　2.1 MULTISIM 8简介　2.2 模拟电子电路仿真及分析　2.3 数／模混合电路仿真及分析　2.4 实验方式及要求　2.5 设计与实践第3章 基于图形输入电路设计方法　3.1 概述　3.2 安装MAX-t-plus Ⅱ　3.3 图形输入电路设计方法　3.4 项目编译　3.5 项目检验　3.6 下载／配置　3.7 使用参数可调单元设计电路　3.8 基于Quartus Ⅱ电路设计简介　3.9 设计实例第4章 VHDL语言与文本设计方法　4.1 概述　4.2 VHDL的主要构件　4.3 数据类型与运算　4.4 结构体描述　4.5 基于MAX+plus Ⅱ的文本编辑电路设计　4.6 设计实例第5章 波形输入设计方法　5.1 MAX+plus Ⅱ波形输入设计方法初步　5.2 Quartus Ⅱ波形输入设计方法　5.3 设计输入方法小结　5.4 设计实例——分频选择电路第6章 可编程逻辑器件简介　6.1 概述　6.2 低密度可编程逻辑器件　6.3 高密度可编程逻辑器件　6.4 ALTERA可编程逻辑器件　6.5 可编程逻辑器件设计方法　6.6 电路实物设计的实现　6.7 设计实例第7章 实验系统板工作原理　7.1 概述　7.2 系统主板功能及电路结构　7.3 设计实例第8章 可编程模拟器件ispPAC简介　8.1 概述　8.2 ispPAC可编程模拟器件介绍　8.3 PAC-Designer软件及使用简介　8.4 设计实例参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com