

<<数字电子技术基础>>

图书基本信息

书名 : <<数字电子技术基础>>

13位ISBN编号 : 9787508364889

10位ISBN编号 : 7508364880

出版时间 : 2008-2

出版时间 : 中国电力出版社

作者 : 李月乔 编

页数 : 419

版权说明 : 本站所提供下载的PDF图书仅提供预览和简介 , 请支持正版图书。

更多资源请访问 : <http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书为普通高等教育“十一五”规划教材。

全书共分十章，主要内容包括数字逻辑基础、逻辑门电路基础、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与整形、半导体存储器、可编程逻辑器件与VHDL语言、数模与模数转换电路、数学系统设计。

本书基本概念清晰，例题讲解步骤详细，习题丰富且综合性强；注重培养学生的综合能力，将理论知识与实际数字系统设计充分结合；配有电子教案，易于教学安排。

本书主要作为普通高等学校电气信息类专业的本科生教材，也可作为从事相关工作工程技术人员的参考用书。

<<数字电子技术基础>>

书籍目录

前言第一章 数字逻辑基础 第一节 概述 第二节 数制 第三节 各种数制之间的转换 第四节 码制 第五节 逻辑问题的描述 第六节 逻辑代数基础 第七节 逻辑函数的五种描述方法 第八节 逻辑函数的化简 小结 习题第二章 逻辑门电路基础 第一节 二极管、三极管的开关特性 第二节 二极管逻辑门电路 第三节 TTL逻辑门电路 第四节 射极耦合逻辑电路 第五节 CMOS门电路 第六节 各种工艺的逻辑门之间的接口问题 小结 习题第三章 组合逻辑电路 第一节 组合逻辑电路的分析 第二节 用小规模集成电路 (SST) 实现组合逻辑电路的设计 第三节 组合逻辑电路中的竞争-冒险 第四节 编码器 第五节 译码器 第六节 数据选择器 第七节 算术运算电路 第八节 数值比较器 小结 习题第四章 触发器 第一节 触发器的电路结构及工作特点 第二节 触发器的逻辑功能及功能转换 第三节 集成触发器的主要参数 小结第五章 时序逻辑电路 第一节 概述 第二节 时序逻辑电路的分析 第三节 同步时序逻辑电路的设计 第四节 计数器 第五节 常用中规模计数器芯片及应用 第六节 数码寄存器与移位寄存器 小结第六章 脉冲波形的产生与整形 第一节 概述 第二节 555定时器芯片 第三节 脉冲波形产生电路 第四节 脉冲波形整形电路 小结 习题第七章 半导体存储器 第一节 存储器的基本概念和分类 第二节 半导体存储器 第三节 只读存储器 (ROM) 第四节 随机存取存储器 (RAM) 小结 习题第八章 可编程逻辑器件与VHDL语言 第一节 可编程逻辑器件概述 第二节 可编程逻辑器件 第三节 硬件描述语言VHDL的基本语法 第四节 基本的VHDL的并行语句和串行语句 第五节 基本硬件电路模块的VHDL模型 小结 习题第九章 数模与模数转换电路 第一节 概述 第二节 D/A转换器 第三节 A/D转换器 小结 习题第十章 数字系统设计参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>