

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787508372136

10位ISBN编号：7508372131

出版时间：2008-7

出版时间：中国电力出版社

作者：丛书编委会

页数：258

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<微机原理与接口技术>>

### 内容概要

本书以Intel 8086/8088系列微型计算机为背景，分为“汇编语言程序设计”和“接口技术”两个部分，主要内容包括微型计算机的基础知识、8086/8088指令系统和汇编语言程序设计、8086/8088的总线与时序、存储器及I/O接口、中断处理技术、DMA技术、并行接口与定时/记数技术、串行通信接口、A/D和D/A转换器等知识。

每章后都附有习题，重点章后附有实训指导，便于开展实践性教学工作。

本书内容简明扼要、深入浅出、重点突出，并且配有大量的图示、实例，融入了作者多年教学的经验及体会。

本书可作为各类本科院校、高职高专院校的“微机原理与接口技术”、“微机原理与应用”、“汇编语言程序设计”和“微机接口技术”等课程的通用教材，也可作为计算机等级考试、成人教育、在职人员培训、高等教育自学人员和从事微型计算机硬件和软件开发的工程技术人员的学习参考书。

## &lt;&lt;微机原理与接口技术&gt;&gt;

## 书籍目录

丛书序前言第1章 基础知识 1.1 计算机中的数制与编码 1.2 微型计算机的结构和工作原理 1.3 8086/8088微处理器 1.4 8086/8088的存储器结构与堆栈 小结 习题第2章 8086/8088指令系统 2.1 指令的基本格式 2.2 寻址方式 2.3 指令系统 小结 习题 实训2.1 DEBUG的使用第3章 汇编语言程序设计 3.1 8086/8088汇编语言基础 3.2 汇编语言上机过程 3.3 汇编语言程序设计 小结 习题 实训3.1 汇编语言的上机过程 实训3.2 DOS功能调用 实训3.3 分支程序设计 实训3.4 循环程序设计 实训3.5 子程序设计 实训3.6 串操作程序设计第4章 8086/8088的总线与时序 4.1 8086/8088 CPU的两种工作组态 4.2 8086/8088的引脚及功能 4.3 8086/8088的CPU系统 4.4 8086/8088的时序 小结 习题第5章 半导体存储器 5.1 存储器概述 5.2 常用的半导体存储器芯片 5.3 8086/8088 CPU与存储器的连接 小结 习题 实训5.1 RAM的扩展实训第6章 输入输出与接口技术 6.1 概述 6.2 I/O接口 6.3 中断控制器8259A 6.4 DMA控制器8237A 小结 习题 实训6.1 8259A初始化编程第7章 常用可编程接口芯片 7.1 可编程并行接口芯片8255A 7.2 可编程计数器/定时器8253 7.3 可编程串行接口芯片8251A 7.4 D/A和A/D转换器 小结 习题 实训7.1 8255A并行接口的应用 实训7.2 8253定时器的应用 实训7.3 8251A串行接口的应用 实训7.4 DAC0832的应用附录 A 综合测试题及参考答案附录 B 部分习题参考答案附录 C DEBUG常用命令附录 D 8086/8088指令系统

## &lt;&lt;微机原理与接口技术&gt;&gt;

## 章节摘录

第2章 8086/8088指令系统 本章要点 (1) 指令的基本格式及操作数的3种类型。

(2) 8086 / 8088的7种基本寻址方式及地址的计算方法。

(3) 8086 / 8088的指令系统及其应用。

(4) 8086 / 8088各指令运行时对CF等6个状态标志位的影响及判定方法。

2.1 指令的基本格式 指令系统是指计算机能够执行的全部指令的集合。

用户利用指令编写各种各样的应用程序, 控制计算机完成各项不同的任务, 不同的计算机具有不同的指令系统, 用户要使用计算机就必须掌握它的指令系统。

在计算机中, 指令一般由操作码字段和操作数字段两部分组成。

其中操作码字段指出计算机所要执行的操作, 而操作数字段指出执行指令的过程中所需要的操作数。其格式如下: 操作数字段可以是0个、1个、2个或3个, 通常称为零操作数、单操作数、双操作数和三操作数指令。

在8086 / 8088系统中, 指令格式可以分为以下3种。

零操作数指令: OPR 单操作数指令: OPR DEST 双操作数指令: OPR DEST, SRC 其

中, OPR是指令操作码, 也被称为助记符, 它表示指令的基本功能。

双操作数指令指定两个操作数, 一个是源操作数 (SRC), 另一个是目的操作数 (DEST), 它们的位置不能互换。

单操作数指令只需要一个操作数, 它既是源操作数 (SRC), 也是目的操作数 (DEST)。

零操作数指令虽然未指明操作数在哪里, 但指令中隐含指明了操作数所在的位置。

2.2 寻址方式 指令执行时首先要找到操作数, 寻找操作数地址的过程称为寻址; 寻找操作数存放地址的各种方式称为寻址方式。

8086 / 8088有7种基本的寻址方式: 立即寻址、寄存器寻址、直接寻址、寄存器间接寻址、寄存器相对寻址、基址加变址寻址和相对基址加变址寻址。

.....

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>