

<<电子技术综合实验-电气信息类>>

图书基本信息

书名：<<电子技术综合实验-电气信息类>>

13位ISBN编号：9787508398624

10位ISBN编号：7508398629

出版时间：2010-3

出版时间：中国电力出版社

作者：李旭彦 编

页数：83

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<电子技术综合实验-电气信息类>>

### 内容概要

本书共四部分，主要内容包括电子技术综合设计概述、电子技术综合实验Multisim部分、电子技术综合实验Quartus 部分和电子技术综合实验硬件设计部分。

其中，电子技术综合实验Multisim部分包括实验11个，电子技术综合实验Quartus 部分包括实验6个。附录中介绍了VHDL语言的基础知识、常用数字集成芯片的型号及引脚图等。

本书适用于相关专业的在读本科生，也可供成人教育学生和大专生使用。

## <<电子技术综合实验-电气信息类>>

### 书籍目录

前言第一部分 电子技术综合设计概述 一、EDA技术简介 二、电路系统综合设计基础知识第二部分 电子技术综合实验Multisim部分 实验一 移位寄存器型彩灯控制器 实验二 智力竞赛抢答器(仿真) 实验三 电子拔河游戏机 实验四 交通信号灯控制器 实验五 电子秒表 实验六 电子密码锁 实验七 数字电子钟(仿真) 实验八 数字频率计 实验九 用运算放大器组成的万用表 实验十 温度监测及控制电路 实验十一 随机存取存储器2114A及其应用第三部分 电子技术综合实验Quartus 部分 实验一 3-8译码器 实验二 七段LED显示8421BCD码 实验三 4位串行全加器 实验四 60进制计数器 实验五 可编程彩灯控制器 实验六 乒乓球游戏机第四部分 电子技术综合实验硬件设计部分 实验一 面包板的使用 实验二 数字电子钟的设计、安装与调试 实验三 智力竞赛抢答器设计、安装与调试附录 附录A VHDL语言简介 附录B 逻辑元件新、旧图形符号对照 附录C 集成触发器新、旧图形符号对照 附录D 常用数字集成电路型号及引脚图 附录E 综合实验报告格式参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>