

<<计算机硬件技术基础>>

图书基本信息

书名：<<计算机硬件技术基础>>

13位ISBN编号：9787508412818

10位ISBN编号：7508412818

出版时间：2003-3

出版时间：中国水利水电出版社

作者：艾德才

页数：327

字数：505000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机硬件技术基础>>

内容概要

“计算机硬件技术基础（第二版Pentium版）”是在2000年4月出版的第一版“计算机硬件技术基础”的基础上精心修改而成。

是以当今最杰出的32位微处理机Pentium为平台，把Pentium微处理机的体系机构、系统原理、流水线技术、分支转移预测技术，超标量执行技术、分段、分页存储管理技术，高速缓冲存储器Cache技术，浮点技术，总线技术，中断、接口部件，数/模、模/数转换及汇编程序设计语言等先进的内容融为一体。

形成一个完整的、系统的计算机硬件技术教学内容，可以使学生在学习硬件技术基础时感到自然、流畅。

本书反映了微处理机领域技术发展的最新水平与趋势，其内容充分体现了计算机硬件技术的知识性、系统性与先进性的统一。

每章之后均配有习题，供读者自学自测用。

<<计算机硬件技术基础>>

书籍目录

第一章 微处理机系统概论 1.1 微处理机的发展 1.2 微处理机硬件结构 1.3 计算机数的表示 1.4 微型机主要性能指标 习题第二章 Pentium微处理机系统结构与原理 2.1 概述 2.2 复杂指令系统计算机和精要指令系统计算机 2.3 Pentium微处理机寄存器 2.4 Pentium微处理机CUP系统原理 2.5 Pentium微处理机采用的新技术 2.6 流水线技术 2.7 Pentium微处理机寻址方式 2.8 数据类型 习题第三章 Pentium微处理机的存储管理 3.1 概述 3.2 Pentium微处理机的分段存储管理 3.3 Pentium微处理机的段转换 3.4 分页存储管理 3.5 页转换 3.6 页级保护 3.7 段与页转换组合 3.8 保护方式下的多任务处理 习题第四章 高速缓冲存储器Cache 4.1 Cache存储器 4.2 Cache配置方案 4.3 Cache结构 4.4 Cache操作方式 4.5 一致性协议 习题第五章 浮点部件第六章 总线第七章 中断第八章 外部设备第九章 模/数及数/模转换第十章 汇编语言程序设计

<<计算机硬件技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>