

<<数字逻辑与VHDL设计>>

图书基本信息

书名：<<数字逻辑与VHDL设计>>

13位ISBN编号：9787508417516

10位ISBN编号：7508417518

出版时间：2004-1

出版时间：水利水电

作者：侯树文 编

页数：114

字数：178000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑与VHDL设计>>

内容概要

本书是应用VHDL语言进行数字电路逻辑设计的初级教程，力求简明实用，通俗易懂，可使每一位同学或初学者能够在最短的时间内，掌握这一现代电子设计的重要方法；为今后的学习、研究、技术创新乃至求职等，打下良好的基础和提供更大的发展空间。

本书内容包括：基本逻辑电路与逻辑芯片，逻辑电路的VHDL基本描述，组合逻辑的VHDL设计，时序逻辑的VHDL设计，应用设计与课程设计选题等五章，并在附录中给出了VHDL的基本语言元素和VHDL的基本语句。

本书可作为高等学校相关专业的电子设计课程或数字逻辑课程设计的教材，也可以作为数字电子技术等课程的补充教材或教学参考书。

对于想进一步学习现代电子设计的读者，阅读本书也将是一个很好的选择。

<<数字逻辑与VHDL设计>>

书籍目录

第一章 基本逻辑电路与逻辑芯片 第一节 基本门电路 第二节 逻辑关系的表达及运算 第三节 组合逻辑电路 第四节 基本触发器 第五节 时序逻辑电路 第六节 数字逻辑芯片及其应用第二章 逻辑电路的VHDL基本描述 第一节 VHDL描述逻辑电路的最简形式 第二节 VHDL描述逻辑电路的元件组合形式 第三节 VHDL描述逻辑电路的进程形式 第四节 VHDL描述逻辑电路的数据流形式第三章 组合逻辑的VHDL设计 第一节 编码器设计 第二节 译码器设计 第三节 数据选择器设计 第四节 加法器设计 第五节 比较器与奇偶校验器设计第四章 时序逻辑的VHDL设计 第一节 触发器设计 第二节 寄存器设计 第三节 计数器设计 第四节 缓冲器与锁存器设计第五章 应用设计与课程设计选题 第一节 简单应用设计 第二节 简单控制系统设计 第三节 多输入多输出系统的真值表设计 第四节 课程设计参考选题附录一 VHDL的基本语言元素附录二 VHDL的基本语句

<<数字逻辑与VHDL设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>