

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787508421353

10位ISBN编号：7508421353

出版时间：2004-8

出版时间：中国水利水电出版社

作者：林成春

页数：394

字数：620000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与接口技术>>

内容概要

本教材是我国国内首本以80386 ~ Pentium为平台的微机原理与接口技术的教材，其内容丰富、系统、新颖、完整，反映了当今微处理机领域的新技术、新潮流，是作者多年教学经验和智慧的体现。

本书反映了微处理机领域技术发展的最新水平与趋势，其内容充分体现了计算机硬件技术的知识性与先进性的统一。

每章之后不仅配有习题，供学生自学自测之用，而且在每一章都增加了典型例题解析，既是本章内容的扩充和延伸，也为读者提供一种分析问题解决问题的方法和途径。

本书可作为高等院校电气信息类、机电类本科各专业的微机原理及接口技术、计算机硬件技术基础教学用书，也可作为普通高等院校计算机专业本科、专科各专业的微机原理及接口技术教学用书；本书还可作为全国计算机等级考试（三级PC技术）参考书及培训教材。

<<微机原理与接口技术>>

书籍目录

前言第1章 计算机基础知识 1.1 计算机基础 1.2 数值信息在计算机内的表示 1.3 文字信息与文本在计算机内的表示 1.4 典型例题解析 习题第2章 80386系统原理 2.1 80386系统的核心 2.2 80386的体系结构 2.3 80387的体系结构 2.4 高速缓冲存储器 2.5 80386系统的外围芯片组82380 2.6 典型例题解析 习题第3章 80486系统原理 3.1 80486的体系结构 3.2 流水线操作 3.3 工作模式 3.4 存储管理 3.5 典型例题解析 习题第4章 Pentium微处理机系统原理 4.1 Pentium的体系结构 4.2 流水线操作 4.3 指令格式与寻址方式 4.4 存储管理 4.5 高速缓冲存储器Cache 4.6 Pentium微处理机操作模式 4.7 典型例题解析 习题第5章 中断 5.1 中断的概念 5.2 异常和中断 5.3 允许和禁止中断 5.4 中断描述符表 5.5 中断过程和中断任务 5.6 错误代码 5.7 异常和错误小结 5.8 典型例题解析 习题第6章 总线 6.1 总线的概念 6.2 数据传送机制 6.3 总线周期 6.4 PCI总线 6.5 典型例题解析 习题第7章 输入/输出控制 7.1 I/O编址方式及I/O端口地址 7.2 程序控制I/O方式 7.3 中断控制I/O方式 7.4 DMAI/O控制方式 7.5 典型例题解析 习题第8章 外设接口 8.1 接口技术基础 8.2 串行接口 8.3 并行接口 8.4 SCSI接口 8.5 通用串行总线USB 8.6 FireWire串行总线 8.7 典型例题解析 习题第9章 外存储器 9.1 软盘存储器 9.2 硬盘存储器 9.3 活动硬盘 9.4 磁盘阵列 9.5 其他移动存储器 9.6 磁带存储器 9.7 光盘存储器 9.8 典型例题解析 习题第10章 PC机连网设备 10.1 组建计算机网络的基本硬件设备 10.2 局域网 10.3 PC机接入技术 10.4 典型例题解析 习题第11章 汇编语言程序设计 11.1 汇编语言基础 11.2 汇编语言程序结构 11.3 汇编程序设计 11.4 典型例题解析 习题附录 Pentium指令系统

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>