

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787508423197

10位ISBN编号：7508423194

出版时间：2004-1

出版时间：中国水利水电出版社

作者：杨少昆 编

页数：323

字数：410000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本教材系电子信息类高等职业教育教材，是依据教育部颁发的《关于加强高职高专教与人才培养工作的意见》的精神，结合高职高专职业教育的特点，由多所学校的教师根据多年从事电子技术教学实践的体会编写的。

全书共分为8章，分别为：数字逻辑基础、逻辑门电路、组合逻辑电路的分析和设计、锁存器和触发器、时序逻辑电路的分析和设计、半导体存储器与可编程逻辑器件、脉冲波形的产生与变换、数-模和模-数转换等。

各章末有小结，并配有难以成杜和数量都比较适当的思考题和习题。

本教材可作为高等职业技术学院电子信息类、仪器仪表类、计算机应用、自动控制及工业电气化等专业的教材，也可作为自学考试或从事电子技术工程人员的学习用书。

<<数字电子技术>>

书籍目录

序前言第1章 数字逻辑基础 1.1 数字是路简介 1.2 数制和码制 1.3 逻辑代数及其基本运算 1.4 逻辑代数的公式和运算规则 1.5 逻辑函数及表示方法 1.6 逻辑函数的公式化简法 1.7 逻辑函数的卡诺图化简法 小结 思考题与习题第2章 逻辑门电路 2.1 晶体管的开关特性 2.2 基本逻辑门电路 2.3 TTL集成逻辑门 2.4 CMOS集成逻辑门电路 2.5 正逻辑和负逻辑 2.6 集成逻辑电路使用中几个实际问题的注意事项 小结 思考题与习题 第3章 组合逻辑电路的分析和设计 3.1 概述 3.2 基于SSI组合逻辑电路的分析和设计 3.3 编码器和译码器 3.4 多路选择器和多路分配器 3.5 加法器和比较器 3.6 基于MSI组合逻辑电路的分析 3.7 基于MSI组合逻辑电路的设计 3.8 组合逻辑电路中的竞争与冒险 小结 第思考题与习题第4章 锁存器和触发器 4.1 概述 4.2 基本RS锁存器 4.3 带选通的锁存器 4.4 RS触发器 4.5 JK触发器 4.6 D触发器 4.7 T触发器 4.8 触发器的脉冲工作特性 小结 思考题和习题第5章 时序逻辑电路的分析和设计.....第6章 半导体存储器与可编程逻辑器件第7章 脉冲波形的产生与变换第8章 数-模和模-数转换附录A 半导体器件基础附录B 二进制数算术运算附录C TTL和CMOS逻辑门电路的技术参数参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>