

## <<DSP原理及应用>>

### 图书基本信息

书名：<<DSP原理及应用>>

13位ISBN编号：9787508424453

10位ISBN编号：750842445X

出版时间：2004-1

出版时间：中国水利水电出版社

作者：李利

页数：223

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<DSP原理及应用>>

### 内容概要

本书以TMS320C54x/54xx系列DSP为例，重点介绍了TMS320C54x/54xx系列DSP的硬件结构、指令系统以及DSP应用程序的设计与开发。

书中精选了大量实例，实例中给出了工作原理、完整的源程序及上机汇编、链接、调试过程，初学者可以按照书中给出的步骤动手操作，在实战中掌握DSP应用技术。

本书最后介绍了TMS320C54x/54xx片内外设及其应用，重点讨论了定时器、多通道缓冲串口(McBSP)的工作原理，并给出了具体的应用实例。

本书既可作为高校电子类专业本科生和研究生学习DSP的教材和参考书，也可供从事DSP芯片开发与应用的广大工程技术人员参考。

## &lt;&lt;DSP原理及应用&gt;&gt;

## 书籍目录

序前言第1章 绪论 1.1 数字信号处理概述 1.1.1 数字信号处理系统的构成 1.1.2 数字信号处理的实现 1.1.3 数字信号处理的特点 1.2 数字信号处理器概述 1.2.1 DSP芯片的种类 1.2.2 TMS320DSP系列 1.2.3 DSP芯片的主要特点 1.2.4 DSP芯片的应用 思考题第2章 TMS320C54x数字信号处理器硬件结构 2.1 TMS320C54x的特点和硬件组成框图 2.2 TMS320C54x的总线结构 2.3 TMS320C54x的存储器分配 2.3.1 存储器空间 2.3.2 程序存储器 2.3.3 数据存储器 2.3.4 ldo存储器 2.4 中央处理单元(CPU) 2.5 TMS320C54x片内外设简介 2.6 硬件复位操作 2.7 TMS320VC5402引脚及说明 思考题第3章 TMS320C54x的数据寻址方式 3.1 立即寻址 3.2 绝对寻址 3.2.1 数据存储器(dread)寻址 3.2.2 程序存储器(pmad)寻址 3.2.3 端口地址(PA)寻址 3.2.4 长立即数.(1k)寻址 3.3 累加器寻址 3.4 直接寻址 3.5 间接寻址 3.5.1 单操作数寻址 3.5.2 双操作数寻址 3.6 存储器映象寄存器寻址 3.7 堆栈寻址 思考题第4章 TMS320C54x~E编指令系统 4.1 指令系统中的符号和缩写 4.2 指令系统 4.2.1 算术运算指令 4.2.2 逻辑运算指令 4.2.3 程序控制指令 4.2.4 加载和存储指令第5章 TMS320C54x软件开发 5.1 软件开发过程及开发工具 5.2 公共目标文件格式 5.2.1 COFF文件的基本单元--段 5.2.2 汇编器对段的处理 5.2.3 链接器对段的处理 5.2.4 重新定位 5.2.5 程序装入 5.2.6 COFF文件中的符号 5.3 常用汇编伪指令 5.4 链接器命令文件的编写与使用 5.4.1 MEMORY伪指令及其使用 5.4.2 SECTIONS伪指令及其使用 5.5 汇编语言程序编写方法 5.5.1 汇编语言源程序格式 5.5.2 汇编语言中的常数和字符串 5.5.3 汇编源程序中的符号 5.5.4 汇编源程序中的表达式 5.6 TMS320C54xC语言编程 5.6.1 存储器模式 5.6.2 寄存器规则 5.6.3 函数调用规则 5.6.4 中断处理 5.6.5 表达式分析 5.7 用C语言和汇编语言混合编程 5.7.1 独立的C模块和汇编模块接口 5.7.2 从C程序中访问汇编程序变量 5.7.3 在C程序中直接嵌入汇编语句 思考题第6章 CCS集成开发环境第7章 汇编语言程序设计第8章 TMS320C54x片内外设及应用实例

## <<DSP原理及应用>>

### 媒体关注与评论

书评采用“任务驱动”的编写方式，引入案例和启发式教学方法，提供电子教案，案例素材等教学资源，教材立体化配套，满足高等院校应用型人才的城。强调理论与实践相结合，注重专业技术技能的培养。

<<DSP原理及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>