

<<微机原理与汇编语言程序设计>>

图书基本信息

书名：<<微机原理与汇编语言程序设计>>

13位ISBN编号：9787508428956

10位ISBN编号：7508428951

出版时间：2005-6

出版时间：中国水利水电出版社

作者：荆淑霞

页数：323

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与汇编语言程序设计>>

内容概要

本书首先介绍计算机硬件基本知识和微机的基本工作原理，然后以Intel 8086 / 8088系列微机为对象介绍汇编语言程序设计。

全书共11章，主要内容有：微型计算机概述、计算机中的数据表示、80X86微处理器及体系结构、8086指令系统、汇编语言的基本表达及其运行、汇编语言程序设计、中断调用程序设计、高级汇编技术、汇编语言与高级语言的连接。

本书内容的安排力求循序渐进，重点突出，难点分散，融入了作者多年教学和实践的经验及体会。

通过理论课的课堂讲授和上机实验，力争使学生能够掌握汇编语言的基本编程方法。

本书配有《微机原理与汇编语言程序设计——习题解答、实验指导和实训》。

本书适合作为高等学校教材，也可用于高等教育自学教材，还可作为从事微型计算机硬件和软件开发的工程技术人员学习和应用的参考书。

<<微机原理与汇编语言程序设计>>

书籍目录

序前言第1章 微型计算机概述 本章学习目标 1.1 计算机的发展与应用 1.1.1 计算机的发展历史及发展趋势 1.1.2 计算机的特点与分类 1.1.3 计算机的应用 1.2 计算机的基本结构和工作原理 1.2.1 计算机的基本结构 1.2.2 计算机的工作原理 1.3 计算机系统 1.3.1 计算机的硬件系统 1.3.2 计算机的软件系统 1.4 微型计算机的基本概念 1.4.1 微处理器的产生, 发展及分类 1.4.2 微型计算机的性能指标介绍 1.4.3 微型计算机的特点及应用 1.4.4 微型计算机系统的组成 本章小结 习题一第2章 计算机中的数据表示 2.1 计算机中的数制及其转换 2.1.1 数值的基本概念 2.1.2 数值之间的转换 2.2 计算机中数值数据的表示及运算 2.2.1 基本概念 2.2.2 带符号数的原码, 反码, 补码表示 2.2.3 定点数和浮点数表示 2.2.4 定点补码加法运算溢出判断 2.3 其他数据表示方法 2.3.1 美国信息交换标准代码 (ASCII) 2.3.2 二—十进制编码——BCD码 2.3.3 汉字编码 2.3.4 图象信息的表示方法 2.3.5 语音信息的表示方法 本章小结 习题二第3章 80X86微处理器及其体系结构 本章学习目标 3.1 8086微处理器的内部结构 3.1.1 基本性能指标 3.1.2 8086微处理器内部结构组成 3.1.3 8086CPU的寄存器结构 3.1.4 8086CPU的外部引脚特性 3.2 8086微处理器的存储器组织 3.2.1 存储器的标准结构 3.2.2 存储器的分段 3.2.3 逻辑地址和实际地址 3.2.4 专用和保留的存储器单元及堆栈 3.3 8086的总线周期和操作时序 3.3.1 8284A时钟信号发生器 3.3.2 8086总线周期 3.3.3 8086CPU的最小/最大工作方式 3.3.4 8086CPU的操作时序 3.4 80286/80386/80486微处理器简介 3.4.1 80286微处理器简介 3.4.2 80386微处理器简介 3.4.3 80486微处理器简介 本章小结 习题三第4章 寻址方式与指令系统 本章学习目标 4.1 指令格式和操作数类型 4.2 指令的寻址方式 4.2.1 寻址, 寻址方式的概念 4.2.2 与数据有关的寻址方式 4.2.3 I/O端口寻址方式 4.2.4 与转移地址有关的寻址方式 4.3 8086指令系统 4.3.1 数据传送指令 4.3.2 DOS系统功能调用 4.4 80286增强和扩充指令 4.4.1 80286工作模式 4.4.2 有符号整数乘法指令 4.4.3 堆栈操作指令 4.4.4 移位指令 4.4.5 支持高级语言的指令 4.5 80386增强和扩充指令 4.5.1 数据传送与扩展指令 4.5.2 地址传送指令 4.5.3 有符号乘法指令 4.5.4 符号扩展指令 4.5.5 堆栈操作指令 4.5.6 移位指令 4.5.7 位操作指令 4.5.8 条件设置指令 4.6 80486新增指令 4.7 Pentium新增指令 本章小结 习题四第5章 伪指令及汇编语言结构 本章学习目标 5.1 汇编语言和汇编程序 5.1.1 汇编语言 5.1.2 汇编程序 5.2 汇编语言语句格式 5.2.1 名字项 5.2.2 操作码项 5.2.3 操作数项 5.3 伪指令语句 5.3.1 数据定义伪指令 5.3.2 符号定义伪指令 5.3.3 段定义伪指令 5.3.4 过程定义伪指令 5.3.5 结构定义伪指令 5.3.6 模块定义与连接伪指令 5.3.7 程序计数器\$和ORG伪指令 5.4 汇编语言程序的段结构 5.5 汇编语言程序上级过程 5.5.1 汇编语言的工作环境及上机步骤 5.5.2 汇编语言源程序的建立 5.5.3 将源程序文件汇编成目标程序文件 5.5.4 用连接程序生成可执行程序文件 5.5.5 程序的执行 5.5.6 程序的调试 5.6 汇编语言程序运行实例 本章小结 习题五第6章 汇编语言程序设计 本章学习目标 6.1 汇编语言程序设计的基本方法和基本步骤 6.1.1 汇编语言程序设计的基本步骤 6.1.2 结构化程序的概念 6.1.3 流程图画法规定 6.2 算术运算类指令 6.2.1 加法指令 6.2.2 减法指令 6.2.3 乘法运算指令 6.2.4 除法运算指令 6.2.5 BCD码调整指令 6.3 逻辑运算与移位类指令 6.3.1 逻辑运算类指令 6.3.2 非逻辑运算类指令 6.3.3 循环移位指令 6.4 顺序程序的结构形式和程序设计 6.4.1 顺序程序的结构形式 6.4.2 顺序程序的程序设计 本章小结 习题六第7章 分支结构程序设计 本章学习目标 7.1 转移类指令 7.1.1 JMP无条件转移指令 7.1.2 条件转移指令 7.2 分支程序的结构形式和程序设计 7.2.1 分支程序的结构形式 7.2.2 分支程序的程序设计 本章小结 习题七第8章 循环结构程序设计 本章学习目标 8.1 循环程序的基本结构 8.1.1 循环程序的组成 8.1.2 循环程序的结构 8.2 循环控制指令及串指令 8.2.1 循环控制指令 8.2.2 串操作类指令 8.3 循环结构程序的设计方法 8.3.1 循环控制的方法 8.3.2 循环程序的控制结构 8.4 单循环程序设计 8.5 多重循环 本章小结 习题八第9章 子程序设计 本章学习目标 9.1 子程序的基本概念 9.1.1 子程序定义伪指令 9.1.2 调用与返回指令 9.2 子程序设计 9.2.1 子程序说明信息 9.2.2 保护现场与恢复现场 9.2.3 子程序参数传递方法 9.3 子程序的嵌套与递归 9.3.1 子程序的嵌套 9.3.2 子程序的递归 9.4 中断调用程序设计 9.4.1 中断的基本概念 9.4.2 DOS中断和系统功能调用 9.4.3 BIOS中断调用 本章小结 习题九第10章 高级汇编语言技术 本章学习目标 10.1 宏汇编 10.1.1 宏定义, 宏调用和宏展开 10.1.2 形参和实参 10.1.3 伪指令PURGE 10.1.4 伪指令LOCAL 10.2 重复汇编 10.2.1 定重复伪指令REPT 10.2.2 不定重复伪指令IRP 10.2.3 不定重复字符伪指令IRPC 10.3 条件汇编 本章小结 习题十第11章 模块化程序设计

<<微机原理与汇编语言程序设计>>

本章学习目标 11.1 段的定义 11.1.1 段的完整定义 11.1.2 定位类型 11.1.3 组合类型 11.1.4 类别 11.2 模块间的通信 11.2.1 伪指令PUBLIC和EXTRN 11.2.2 多个模块之间的变量传递 11.3 汇编语言与C/C++语言的混合编程 11.3.1 C/C++语言程序与汇编语言过程的模块连接 11.3.2 C/C++语言程序调用汇编语言的行内汇编法 本章小结 习题十一附录A 8086指令系统附录B DOS系统功能调用附录C BIOS功能调用附录D 80X86中断向量参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>