第一图书网, tushu007.com

<<微机原理与接口>>

图书基本信息

书名：<<微机原理与接口>>

13位ISBN编号：9787508431338

10位ISBN编号：7508431332

出版时间：2005-10

出版时间：中国水利水电出版社

作者：耿恒山

页数：306

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本教材以微型机的主流芯片8088/8086CPU和并行接口8255A、串行接口8250、8251、定时/计数器8253、中断控制器8259、DMA控制器8237、AD/DA等芯片的讲授作为基本内容，以最新型的主流CPU和系统结构部分为扩充内容。
同时涉及总线技术，包含目前最流行的PCI总线、USB总线、IEEEE1394U总线、AGP图形接口等新技术。
对传统总线PC、ISA接口也进行了介绍，包括传统的串行口、并行口和键盘接口。
本书较全面系统地介绍了微型计算机的原理与接口技术，使读者对微型计算机的系统知识有一个系统全面的学习和掌握。
　全书分为12章，各章分别附有习题，以便读者练习，更好地掌握所学知识。
　本教材可作为计算机科学与技术专业、自动控制专业、电子信息专业、电气与自动化专业的本科专业教材，非电专业的研究生教材，相应专业大专生的参考教材，还可作为工程技术人员的参考书。

<<微机原理与接口>>

书籍目录

前言第1章 微型计算机及其体系结构　1.1 微型计算机系统概述 1.2 微型计算机的系统组成 1.3 微型计算机的工作过程 1.4 微型计算机体系结构 1.5 习题第2章 微处理器 2.1 Intel8086/8088 2.2 8086/8088的两种工作模式、引脚信号及其总线的形成 2.3 8086CPU总线操作时序 2.4 PC/XT中的CPU子系统 2.5 80286微处理器 2.6 80X86高档微处理器 2.7 习题第3章 存储器及接口技术 3.1 半导体存储器概述 3.2 半导体存储器与CPU的接口 3.3 Cache存储器 3.4 虚拟存储器简介 3.5 磁盘、光盘存储器 3.6 习题第4章 总线技术 4.1 总线的概念 4.2 系统总线 4.3 外部总线 4.4 习题第5章 输入输出接口　5.1 I/O接口的功能与类型 5.2 I/O接口组成与结构 5.3 I/O接口的编址方式 5.4 系统中的数据传送机制 5.5 各种数据传送机制及接口 5.6 习题第6章 中断控制器 6.1 概述 6.2 8086中断系统 6.3 可编程中断控制器8529A 6.4 习题第7章 DMA控制器第8章 计数器和定时器Intel8253/8254第9章 并行接口第10章 串行通信接口第11章 模拟量接口第12章 入机交互接口参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com