第一图书网, tushu007.com

# <<数字电子技术>>

## 图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787508439310

10位ISBN编号：7508439317

出版时间：2006-8

出版时间：中国水利水电出版社

作者：陈仲林

页数：213

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

## 内容概要

本书在内容安排上，坚持“理论以够用为度，着眼应用”的原则，在讲清基本概念，基本理论和基本方法的前提下，简化对集成电路内部结构和工作原理的讲述，主要介绍了中大规模集成电路的功能和应用；同时将实验内容附于书后，将理论教材与实验教材合二为一，加强了理论联系实际，有利于培养学生的应用能力。

全书共分10章，内容包括：绪论、数字电路基础、集成逻辑门、组合逻辑电路、集成组合电路的应用、触发器、时序逻辑电路、集成时序电路的应用、脉冲产生与变换、数/模和模/数转换电路、存储器和可编程逻辑器件、数字电子技术实验。

每章还配有一定数量的练习题，可供读者练习和思考。

本书还附有常用数字集成电路一览表，可供读者查阅。

本书内容取材合理，语言清楚简练，可作为高等职业技术学院、高等专科学校、成人高校、电大等院校的电子、通信、自动控制、电气、计算机等专业教材，还可以作为自学考试和从事电子技术的工程技术人员的学习参考书。

# <<数字电子技术>>

## 书籍目录

前方绪论 0.1 数字信号与模拟信号 0.2 数字电路的特点与分类 0.3 数字集成电路的发展趋势第1章 数字电路基础 1.1 数制与代码 1.2 逻辑函数 1.3 逻辑代数的基本定律和运算规则 1.4 逻辑函数的代数化简法 1.5 逻辑函数的卡诺图以简 1.6 逻辑函数的常用表达形式 小结 练习题第2章 集成逻辑门 2.1 TTL与非门 2.2 OC门和三态门 2.3 OMOS集成逻辑门 2.4 集成逻辑门的使用 小结 练习题第3章 组合逻辑电路 3.1 组合逻辑电路的分析 3.2 组合逻辑电路的设计 小结 练习题第4章 集成组合电路的应用 4.1 编码器 4.2 评码器 4.3 数据选择器 4.4 半加器与全加器 4.5 集成组合电路的扩展 小结 练习题第5章 触发器 5.1 基本触发器 5.2 边沿触发器 小结 练习题第6章 时序电路的分析与设计 6.1 时序逻辑电路概述 6.2 同步时序电路的分析 6.3 异步时序电路的分析 6.4 同步时序电路的设计方法 小结 练习题第7章 集成时序电路的应用 7.1 计数器 7.2 寄存器 小结 练习题第8章 脉冲的产生与变换 8.1 555定时器电路 8.2 施密特触发器 8.3 单稳态触发器 8.4 多谐振荡器 小结 练习题第9章 数/模与模/数转换电路 9.1 D/A转换器 9.2 A/D转换器 9.3 A/D转换器和D/A转换器在测控系统中的应用 小结 练习题第10章 半导体存储器和可编程逻辑器件 10.1 半导体存储器 10.2 可编程逻辑器件 小结 练习题附录A 数字电子技术实验附录B 常用逻辑符号对照表附录C 常用数字集成电路参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com