

<<数字逻辑电路>>

图书基本信息

书名：<<数字逻辑电路>>

13位ISBN编号：9787508446677

10位ISBN编号：7508446674

出版时间：2007-7

出版时间：中国水利水电出版社

作者：李中发 编

页数：317

字数：530000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑电路>>

内容概要

本书系统地介绍了数字逻辑电路的基本概念、基本理论、基本方法以及常用数字逻辑部件的功能和应用。

主要内容包括：数制与编码，逻辑代数，门电路，组合逻辑电路，常用组合逻辑部件，触发器，时序逻辑电路，常用时序逻辑部件，半导体存储器，可编程逻辑器件，脉冲信号的产生与整形，模拟量与数字量的转换。

本书按照理论联系实际、循序渐进、便于教与学的原则编写。

全书叙述简明，概念清楚；知识结构合理，重点突出；深入浅出，通俗易懂，图文并茂；例题、习题丰富，各章均有学习要求、概述和小结；书末附有部分习题参考答案。

本书可作为各高等院校计算机、电力、电子、通信及自动化等专业学习数字逻辑电路课程的教材或参考书，也可供有关技术人员参考。

<<数字逻辑电路>>

书籍目录

序前言第1章 数制与编码学习要求 1.1 概述 1.1.1 数字信号与数字电路 1.1.2 数字电路的特点
 1.1.3 数字电路的分类 1.2 数制 1.2.1 数制 1.2.2 数制转换 1.3 编码 1.3.1 二—十进制编码
 1.3.2 可靠性编码 1.3.3 ASCII 码 小结 习题第2章 逻辑代数 学习要求 2.1 逻辑代数的基本
 概念 2.1.1 基本逻辑运算 2.1.2 复合逻辑运算 2.1.3 逻辑函数及其相等概念 2.2 逻辑代数的
 公式、定理和规则 2.2.1 逻辑代数的公式和定理 2.2.2 逻辑代数运算的基本规则 2.2.3 逻辑函
 数的表达式 2.3 逻辑函数的化简 2.3.1 逻辑函数的最简表达式 2.3.2 逻辑函数的公式化简法
 2.3.3 逻辑函数的图形化简法 2.3.4 含随意项的逻辑函数的化简 2.4 逻辑函数的表示方法及其相互转
 换 2.4.1 逻辑函数的表示方法 2.4.2 逻辑函数表示方法的转换 小结 习题第3章 门电路 学习
 要求 3.1 半导体元件的开关特性 3.1.1 二极管的开关特性 3.1.2 晶体管的开关特性 3.1.3 场效应管的
 开关特性 3.2 分立元件门电路 3.2.1 二极管与门 3.2.2 二极管或门 3.2.3 晶体管非门 3.2.4 复合门电路
 3.3 TTL集成门电路 3.3.1 TTL与非门 3.3.2 其他功能的TTL门电路 3.3.3 TTL集电极开路门和三态门
 3.3.4 TTL集成电路的主要参数 3.4 CMOS集成门电路 3.4.1 CMOS反相器 3.4.2 其他功能的CMOS门电
 路 3.4.3 CMOS漏极开路门、三态门和传输门 3.4.4 CMOS集成电路的特点 3.5 集成门电路的使用
 3.5.1 集成电路使用时的注意事项 3.5.2 TTL电路和CMOS电路的连接 小结 习题第4章 组合逻辑电路
 学习要求 4.1 组合逻辑电路的特点 4.2 组合逻辑电路的分析 4.2.1 组合逻辑电路的分析步骤第5
 章 常用组合逻辑部件第6章 触发器第7章 时序逻辑电路第8章 常用时序逻辑部件第9章 半导体存储器
 第10章 可编程逻辑器件第11章 脉冲信号的产生与整形第12章 模拟量与数字量的转换

<<数字逻辑电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>