

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787508481180

10位ISBN编号：7508481186

出版时间：2011-1

出版时间：水利水电出版社

作者：卜锡滨 编

页数：269

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书以逻辑器件为主线，围绕基本技能构成要素组织内容，循序渐进地介绍常用逻辑门、逻辑部件的功能及典型应用。

全书共9章，内容包括数字电路基础、集成逻辑门、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与变换、数模转换与模数转换、半导体存储器及应用、可编程逻辑器件的应用等。本书强调从应用出发，理论与实践有机结合。

每节内容以一个简单的任务导出逻辑器件的应用，进而介绍逻辑器件的功能、引脚的识别与使用，重点突出如何用逻辑器件构建实际应用电路。

本书突出工艺要求，注重技能训练。

在介绍完逻辑器件后，针对某个典型应用，配一个综合实训，从实际应用角度介绍相关知识和基本技能。

本书结构严谨、重点突出，有很强的实用性，注重能力培养和技能获取，适合作为高职高专电子、通信、机电一体化、计算机类等专业的教材，也可供职业技能培训人员及相关从业人员参考。

书籍目录

前言第1章 数字电路基础 1.1 脉冲与数字信号 1.1.1 任务描述 1.1.2 脉冲波形 1.1.3 数字信号 1.2 数制与编码 1.2.1 任务描述 1.2.2 数制及数制转换 1.2.3 编码 1.3 逻辑关系及逻辑运算 1.3.1 任务描述 1.3.2 基本逻辑关系 1.3.3 复合逻辑关系 1.3.4 逻辑运算及基本定律 1.4 逻辑函数及其化简 1.4.1 逻辑函数的表示方法 1.4.2 逻辑函数的化简 1.4.3 含有无关项的逻辑函数的化简 本章小结 习题1第2章 集成逻辑门 2.1 TTL逻辑门 2.1.1 任务描述 2.1.2 TTL与非门 2.1.3 TTL或非门 2.1.4 其他TTL逻辑门 2.1.5 TTL逻辑门的使用 2.2 CMOS逻辑门 2.2.1 任务描述 2.2.2 CMOS非门 2.2.3 CMOS与非门 2.2.4 CMOS或非门 2.2.5 CMOS异或门 2.2.6 CMOS逻辑门的使用技能实训 任务1 测试CMOS集成逻辑门的逻辑功能 任务2 测试特殊的TTL集成逻辑门的逻辑功能 本章小结 习题2第3章 组合逻辑电路 3.1 组合逻辑电路的分析与设计 3.1.1 任务描述 3.1.2 组合逻辑电路的分析 3.1.3 组合逻辑电路的设计 3.2 编码器及应用 3.2.1 任务描述 3.2.2 二进制编码器 3.2.3 二—十进制编码器 3.2.4 编码器的应用 3.3 译码器及应用 3.3.1 任务描述 3.3.2 二进制译码器 3.3.3 二—十进制译码器 3.3.4 显示译码器 3.3.5 译码器的应用 3.4 加法器及应用 3.4.1 任务描述 3.4.2 加法器 3.4.3 加法器的应用 3.5 数据选择器及应用 3.5.1 任务描述 3.5.2 数据选择器 3.5.3 数据选择器的应用技能实训第4章 触发器第5章 时序逻辑电路第6章 脉冲波形的产生与变换第7章 数模转换与模数转换第8章 半导体存储器及应用第9章 可编程逻辑器件的应用参考文献

<<数字电子技术>>

编辑推荐

《数字电子技术》符合认知规律，内容编排循序渐进、结构严谨、重点突出、从应用出发，理论与实践有机结合、突出工艺要求，注重技能训练。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>