

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787512308381

10位ISBN编号：7512308388

出版时间：2010-11

出版时间：中国电力出版社

作者：张星慧，齐明 主编

页数：291

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术基础>>

### 内容概要

本书是根据教育部最新制定的高等院校电子技术课程教学基本要求，结合编者多年的教学实践，为进一步提高学生的综合素质与自主创新能力编写而成。

本书语言精练，知识全面，深入浅出，通俗易懂。

在保证理论知识够用的同时，注重理论联系实际，培养学生的各方面能力。

全书共分7章，分别是逻辑代数基础、逻辑门电路、组合逻辑电路分析与设计、触发器、时序逻辑电路分析与设计、脉冲信号的产生与整形电路、D/A和A/D转换电路。

每章均编有经典例题和习题，章后配有相应的实验题目。

教材最后附有习题答案。

本教材总学时为54~64(不含实验)。

本书可作为高等院校应用型本科计算机、电子、通信、机电等专业的教材(高职院校可从中选取部分内容讲解)，也可作为自学考试和从事电子技术工程人员的自学用书。

## &lt;&lt;数字电子技术基础&gt;&gt;

## 书籍目录

前言第1章 逻辑代数基础 1.1 数字电路概述 1.2 数制 1.3 码制和常用代码 1.4 逻辑代数 1.5 逻辑函数的表示方法及其相互转换 1.6 逻辑代数的基本公式、定律和规则 1.7 逻辑函数的化简 本章小结 习题1 本章实验 集成逻辑门电路的功能检测第2章 逻辑门电路 2.1 半导体器件的开关特性 2.2 分立元件门电路 2.3 集成TTL门电路 2.4 集成MOS门电路 本章小结 习题2 本章实验 集成逻辑门参数测试第3章 组合逻辑电路分析与设计 3.1 组合逻辑电路的特点及分析设计方法 3.2 常用组合逻辑电路介绍 3.3 组合电路中的竞争冒险 本章小结 习题3 本章实验 组合逻辑电路的功能检测及设计实验第4章 触发器 4.1 触发器概述 4.2 基本RS触发器 4.3 同步触发器 4.4 主从触发器 4.5 边沿触发器 4.6 不同类型时钟触发器间的转换 4.7 集成触发器应用电路举例 本章小结 习题4 本章实验一 触发器基本参数和逻辑功能的检测 本章实验二 触发器的应用实验第5章 时序逻辑电路分析与设计 5.1 时序逻辑电路概述 5.2 计数器 5.3 寄存器 5.4 顺序脉冲发生器 5.5 序列信号发生器 5.6 时序逻辑电路的设计 本章小结 习题5 本章实验 时序逻辑电路的设计第6章 脉冲信号的产生与整形电路 6.1 概述 6.2 555定时器 6.3 单稳态触发器 6.4 多谐振荡器 6.5 施密特触发器 6.6 555定时器的典型应用 本章小结 习题6 本章实验一 555定时器及其应用电路的设计与检测 本章实验二 施密特触发器的应用实验 本章实验三 多谐振荡器和单稳态电路的设计及调试实验第7章 D/A和A/D转换电路 7.1 D/A转换器 7.2 A/D转换器 本章小结 习题7 本章实验一 D/A、A/D转换器的测试 本章实验二 D/A转换器应用实验附录A 习题参考答案参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>