

<<数字逻辑与数字系统>>

图书基本信息

书名：<<数字逻辑与数字系统>>

13位ISBN编号：9787512310155

10位ISBN编号：7512310153

出版时间：2011-6

出版时间：中国电力出版社

作者：沙丽杰 编

页数：196

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑与数字系统>>

内容概要

本书系统地介绍了数字逻辑电路的基本概念、基本分析与设计方法。

主要内容包括数字电路基础、逻辑代数基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、可编程逻辑器件、数字系统分析与设计等。

为了配合实践教学，还包含有VHDL语言及应用、软件开发工具MAX plus II的使用及实验等内容。

本书侧重基本概念、基本方法与实际应用的讨论，着重“厚基础、宽专业、重能力”的编写方针，注重理论教学与实践教学相结合，力图反映数字逻辑电路中的新技术、新理念，以适应数字电路技术快速发展的需要。

本书可作为高等院校计算机、自动化和电气信息类有关专业的教材，同时也可供从事电子技术工作的工程技术人员参考。

<<数字逻辑与数字系统>>

书籍目录

前言

第1章 数字电路基础

第2章 逻辑代数基础

第3章 逻辑门电路

第4章 组合逻辑电路

第5章 触发器

第6章 时序逻辑电路

第7章 可编程逻辑器件

第8章 数字系统分析与设计

第9章 硬件描述语言VHDL

第10章 实验开发技术及设计

附录A 常用逻辑符号对照表

参考文献

<<数字逻辑与数字系统>>

章节摘录

版权页：插图：

<<数字逻辑与数字系统>>

编辑推荐

《数字逻辑与数字系统》是21世纪高等学校规划教材之一。

<<数字逻辑与数字系统>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>