

<<数字逻辑>>

图书基本信息

书名：<<数字逻辑>>

13位ISBN编号：9787512404052

10位ISBN编号：7512404050

出版时间：2011-4

出版时间：北京航空航天大学出版社

作者：程书伟，张丹，张华 主编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字逻辑>>

### 内容概要

本书以简洁、通俗、先进和实用的原则精心编写，既介绍了数字逻辑的基本理论和经典内容，同时也介绍了数字电子技术的新成果和电路设计的新方法，重点在于培养学生的分析和设计逻辑电路的能力。

全书共7章，主要内容包括数字逻辑电路基础知识、逻辑门、逻辑代数与逻辑函数、组合逻辑电路、时序逻辑电路、电子设计自动化技术及工具、数字电路Quartus 仿真与实践训练，其中3、4、5章各有一个针对本章的实训内容。

每章有本章导读、学习目标、本章小结和思考与练习，便于教师教学和学生自测。本书可作为高等学校计算机、电子、通信、信息、光电、电力系统及自动化等专业的一门专业基础课教材。

## &lt;&lt;数字逻辑&gt;&gt;

## 书籍目录

## 第1章 逻辑代数基础

## 1.1 概述

## 1.2 逻辑代数的基本运算和门电路

## 1.3 逻辑代数的公式和规则

## 1.4 逻辑函数常用的描述方法及相互间的转换

## 1.5 逻辑函数的化简

## 第2章 组合逻辑电路

## 2.1 集成门电路

## 2.2 组合逻辑电路

## 2.3 组合逻辑电路中的竞争和冒险

## 第3章 常用组合逻辑电路及MSI组合电路模块的应用

## 3.1 编码器和译码器

## 3.2 加法器和比较器

## 3.3 数据选择器

## 实训题目1 8-3BCD七段显示译码器

## 第4章 时序逻辑电路

## 4.1 时序逻辑电路的结构和特点

## 4.2 触发器

## 4.3 时序逻辑电路的分析

## 4.4 计数器

## 4.5 寄存器

## 4.6 时序逻辑电路的设计

## 实训题目2 D触发器

## 第5章 MSI时序电路模块及应用

## 5.1 MSI计数器模块及应用

## 5.2 MSI寄存器模块及应用

## 5.3 移位寄存器型计数器

## 实训题目3 十进制加减法计数器

## 第6章 电子设计自动化技术及其工具

## 6.1 电子设计自动化技术及其发展

## 6.2 电子设计自动化应用对象

## 6.3 EDA的优势

## 6.4 面FPGA / CPLD的开发流程

## 6.5 Quartus 概述

## 6.6 IP核

## 6.7 EDA技术的发展趋势

## 6.8 FPGA / CPLDD简介

## 6.9 硬件描述语言

## 第7章 Quartus 仿真与实践训练

## 实训7.1 交通灯控制

## 实训7.2 数字钟

## 课后习题答案

## 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>