

<<Verilog HDL设计与实战>>

图书基本信息

书名：<<Verilog HDL设计与实战>>

13位ISBN编号：9787512409194

10位ISBN编号：7512409192

出版时间：2012-9

出版时间：北京航空航天大学出版社

作者：刘福奇

页数：533

字数：750000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Verilog HDL设计与实战>>

内容概要

刘福奇编著的《Verilog

HDL设计与实战》分为四个部分：ModelSim仿真工具与Quartus 开发工具的基本操作、Verilog HDL的语法介绍、FPGA 实例设计和基于Qsys的Nios 实例设计。

首先介绍Quartus

II的基本操作，包括工程的新建、代码的编辑、原理图的设计、Verilog HDL的代码设计、基于Quartus 和ModelSim的波形仿真及FPGA配置文件的下载等与FPGA设计有关的基本操作。

之后配合Verilog

HDL程序实例以Verilog

HDL知识点的方式逐个介绍它的基本语法。

然后，以实例为切入点，从简单到复杂，介绍组合电路的建模、时序电路的建模和综合实例的设计。

最后，在Nios

II的讲解中，介绍基于Qsys的最小Nios II系统的搭建，基于Qsys的Nios

自带的IP模块的使用，包括PIO模块、UART模块、定时器模块和SPI模块的应用，以及基于Qsys的自定义外设与自定义指令的应用实例。

《Verilog

HDL设计与实战》力求提供一种快速入门的方法，适用于电子相关专业的大学生，以及FPGA的初学者和对FPGA有兴趣的电子工程师。

<<Verilog HDL设计与实战>>

书籍目录

第一部分 ModelSim与Quartus 的基本操作

第二部分 Verilog HDL的语法介绍

第三部分 FPGA实例设计

第四部分 基于Qsys的Nios 实例设计

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>