

## <<脉冲与数字电路>>

### 图书基本信息

书名：<<脉冲与数字电路>>

13位ISBN编号：9787530835302

10位ISBN编号：7530835300

出版时间：2005-1

出版时间：天津科学技术出版社

作者：王芳建 编

页数：239

字数：373000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<脉冲与数字电路>>

### 内容概要

本书介绍脉冲与数字电路的基本原理和分析方法。

主要内容有常用数制及相互间的转换、晶体管开关特性、门电路、逻辑代数基础、组合逻辑电路、触发器、时序逻辑电路、A/D及D/A转换、脉冲电路的特点、限幅器、箝位器、锯齿波电压发生器、施密特触发器、单稳态触发器、多谐振荡器、集成定时器及其应用等。

书中还提供了一些常见脉冲、数字电路的集成电路型号及典型参数，以便读者自学和查阅。

本书可作为中等及高等职业学校电子技术类及计算机、自控、信息等专业的教材，也可换有关工程技术人员参考。

## &lt;&lt;脉冲与数字电路&gt;&gt;

## 书籍目录

绪论第一章 数字电路基础 第一节 几种常用数制及转换 第二节 二进制数的算术运算 第三节 晶体管的工关特性 第四节 反相器 本章小结 思考题与习题第二章 门电路 第一节 分立元件门电路 第二节 集成TTL门电路 第三节 其他双极型门电路 第四节 MOS门电路 本章小结 思考题与习题第三章 逻辑代数基础 第一节 逻辑变量和逻辑函数 第二节 常用的公式和定理 第三节 逻辑函数的表示方法 第四节 逻辑函数的化简 本章小结 思考题与习题第四章 组合逻辑电路 第一节 组合逻辑电路的定义及设计方法 第二节 编码器 第三节 译码器 第四节 数值比较器 第五节 加法器 第六节 数据选择器和数据分配器 第七节 组合电路中的竞争冒险 本章小结 思考题与习题第五章 触发器 第一节 RS触发器 第二节 D触发器 第三节 JK触发器 第四节 T触发器 第五节 不同类型触发器之间的转换 第六节 集成触发器的主要技术指标 本章小结 思考题与习题第六章 时序逻辑电路 第一节 时序逻辑电路的定义及功能表示方法 第二节 计数器 第三节 寄存器 第四节 顺序脉冲发生器 第五节 半导体存储器 第六节 可编程逻辑器件(PLD) 本章小结 思考题与习题第七章 数模和模数转换 第一节 D/A转换器 第二节 A/D转换器 第三节 采样—保持电路 本章小结 思考题与习题第八章 脉冲波形变换电路 第一节 脉冲电路基础 第二节 限幅器和箝位器 第三节 锯齿波电压发生器 本章小结 思考题与习题第九章 矩形脉冲信号的整形和产生 第一节 施密特触发器 第二节 单稳态触发器 第三节 多谐振荡器 第四节 集成定时器及其应用 本章小结 思考题与习题参考文献附录

<<脉冲与数字电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>