

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787535225344

10位ISBN编号：7535225349

出版时间：2008-8

出版单位：湖北科学技术出版社

作者：刘时进，丁么明，周传U 编著

页数：336

字数：486000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书是作者根据多年的教学实践经验，结合当前电子技术的迅猛发展和教学改革的要求而编写的。在编写过程中，我们突出了数字电子技术的内涵及其特点，由浅入深，力求实用，删去了陈旧的内容，增大了中、大规模集成电路应用和可编程逻辑器件等内容的比重。

全书共分九章，内容包括数制、编码与逻辑代数、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、半导体存储、可编程逻辑器件（PLD）脉冲波形的产生和整形、A/D转换与D/A转换。

为了便于自学，各章都附有学习目标、小结和精选的思考题与习题。

教学时数为72学时左右（可根据需要进行删减）。

本书可作为高等学校相关专业的本科生教材，也可作为成人教育同类课程的教材或教学参考书，还可供从事电子技术工作的工程技术人员参考。

<<数字电子技术基础>>

书籍目录

第一章 数制、编码与逻辑代数 第一节 概述 第二节 数制与数制转换 第三节 编码 第四节 布尔代数基本概念 第五节 逻辑函数及其应用 第六节 逻辑函数的化简 第七节 逻辑函数的建立及表示方法 本章小结 思考题与习题第二章 逻辑门电路 第一节 半导体二极管和三极管的开关特性 第二节 场效应管的开关特性 第三节 基本逻辑门电路 第四节 TTL“与非”门电路 第五节 CMOS逻辑门电路 第六节 双极型其他类型门电路 第七节 正逻辑与负逻辑 本章小结 思考题与习题第三章 组合逻辑电路 第一节 概述 第二节 组合逻辑电路的分析与设计 第三节 常用MSI组合逻辑器件 第四节 MSI组合逻辑器件的应用 第五节 组合逻辑电路中的竞争——冒险现象 本章小结 思考题与习题第四章 触发器 第一节 基本触发器 第二节 同步触发器 第三节 主从触发器 第四节 过沿触发器 第五节 触发器类型的转换 第六节 集成触发器的脉冲工作特性和动态参数 本章小结 思考题与习题第五章 时序逻辑电路 第一节 概述 第二节 时序逻辑电路的分析 第三节 计数器 第四节 寄存器和移位寄存器 第五节 时序逻辑电路的设计 本章小结 思考题与习题第六章 半导体存储器 第一节 概述 第二节 随机存取存储器 (RAM) 第三节 只读存储器 (ROM) 第四节 半导体存储器应用 第五节 其他类型的存储器 本章小结 思考题与习题第七章 可编程逻辑器件 (PLD) 第一节 概述第八章 脉冲波形的产生和整形第九章 A/D转换与D/A转换参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>