

<<锁相环集成电路原理与应用>>

图书基本信息

书名：<<锁相环集成电路原理与应用>>

13位ISBN编号：9787547809761

10位ISBN编号：7547809766

出版时间：2012-2

出版时间：上海科学技术出版社

作者：曾庆贵

页数：246

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<锁相环集成电路原理与应用>>

内容概要

锁相环是一种使输出信号与基准信号在频率和相位上保持同步的电路单元。这种独特的性能使锁相环在频率调制和解调、频率合成和倍增、频率鉴别、音调译码、数据同步、电压/频率转换、电动机控制等领域获得广泛的应用。但是，锁相环的应用只有实现集成化之后才更加普及和方便。

本书介绍国内外流行且广泛应用的几种锁相环集成电路，它们由CMOS、高速CMOS或双极工艺制成，分别具有低功耗、高线性压控振荡器和高速度等特点。在阐述每一种锁相环集成电路的工作原理和特性后，再介绍它的应用实例，内容丰富、实用性强，既有单元应用电路，也有综合应用实例，使读者从中得到启发和借鉴。

<<锁相环集成电路原理与应用>>

书籍目录

第1章 概述

- 1.1 锁相环原理简介
 - 1.1.1 锁相环的组成
 - 1.1.2 锁相环的发展和应用
- 1.2 锁相环集成电路分类

第2章 CMOS微功耗锁相环4046

- 2.1 工作原理
- 2.2 电参数
- 2.3 应用实例

第3章 CMOS相位比较器TC5081

- 3.1 TC5081
 - 3.1.1 工作原理
 - 3.1.2 电参数
- 3.2 TC5082和TC9122简介
 - 3.2.1 TC5082
 - 3.2.2 TC9122
- 3.3 应用实例

第4章 高速CMOS锁相环74HC / HCT4046

- 4.1 工作原理
 - 4.1.1 压控振荡器(VCO)
 - 4.1.2 相位比较器
- 4.2 电参数
 - 4.2.1 74HC型集成电路的电参数
 - 4.2.2 74HCT型集成电路的电参数
- 4.3 应用实例

第5章 全数字锁相环74HC / HCT297

- 5.1 工作原理
 - 5.1.1 鉴相器
 - 5.1.2 $\div K$ 计数器
 - 5.1.3 增 / 减(1 / D)电路
 - 5.1.4 完整的DPLL
 - 5.1.5 电参数
- 5.2 DPLL的应用实例

第6章 双极锁相环集成电路

- 6.1 锁相环NE / SE564
 - 6.1.1 工作原理
 - 6.1.2 电参数
 - 6.1.3 应用实例
- 6.2 通用单片锁相环NE / SE565
 - 6.2.1 工作原理
 - 6.2.2 电参数
 - 6.2.3 应用实例
- 6.3 通用函数发生器NE / SE566
 - 6.3.1 工作原理
 - 6.3.2 电参数

<<锁相环集成电路原理与应用>>

6.3.3 应用实例

6.4 音频译码器 / 锁相环NE / SE567

6.4.1 工作原理

6.4.2 电参数

6.4.3 应用实例

参考文献

<<锁相环集成电路原理与应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>