第一图书网, tushu007.com

<<DSP原理.开发与应用>>

图书基本信息

书名：<<DSP原理.开发与应用>>

13位ISBN编号：9787560323749

10位ISBN编号：756032374X

出版时间：2006-8

出版时间：哈尔滨工业大学出版社

作者：张毅刚、赵光权、孙宁、俞洋

页数：314

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书介绍了TI美国公司16位定点的TMS320LF240x系列DSP芯片及其应用系统设计。TMS320LF240x系列芯片是当前世界上集成度最高、性能最强并广泛应用于自动控制、智能仪器仪表、机电一体化、工业自动化等领域的DS P芯片。
本书主要介绍了TMS320LF2AOx系列芯片的硬件结构、片内各外设部件、应用系统的硬件设计、仿真开发系统的使用，以及如何使用c语言、C语言和汇编语言混合编写应用程序。
本教材可供自动控制、智能仪器仪表、机电一体化、工业自动化专业的硕士研究生、本科生使用，也可供从事上述领域的广大工程技术人员参考。

<<DSP原理.开发与应用>>

书籍目录

第1章 数学信号处理器(DSP)综述1.1 什么是DSP1.2 DSP技术的发展及现状1.3 DSP的应用1.4 DSP与单片机、嵌入式微处理器的区别1.5 DSP的基本结构及主要特征1.6 DSP的分类及主要技术指标1.7 如何选择DSP第2章 TMS320LF240x系统DSP概述2.1 TI公司TMS320系列DSP简介2.2 TMS320LF240x系列DSP简介第3章 TMS320LF240x的CPU功能模块和时钟模块3.1 CPU功能模块3.2 锁相环（PLL）时钟模块和低功耗模式第4章 系统配置和中断模块4.1 系统配置寄存器4.2 中断优先级和中断向量表4.3 外设中断扩展控制器4.4 中断响应的过程4.5 中断响应的等待时间4.6 CPU的中断寄存器4.7 复位和无效地址检测4.8 外部中断控制寄存器4.9 实现可屏蔽中断的例程第5章 存储哭喊和I/O空间5.1 片内存储器5.2 程序存储器5.3 数据存储器5.4 I/O空间5.5 外部存储器接口选通信号说明5.6 等待状态发生器5.7 外部存储器接口第6章 数字输入输出I/O6.1 数字I/O寄存器简介6.2 I/O端口复用控制寄存器6.3 数据和方向控制寄存器6.4 数字I/O端口配置实例6.5 数字I/O的应用实例第7章 事件管理器7.1 事件管理器模块概述7.2 通用定时器7.3 比较单元7.4 PWM电路及PWM信号的产生7.5 空间向量PWM7.6 捕捉单元7.7 正交编码器脉冲电路7.8 事件管理器中断7.9 事件管理器应用举例第8章 模数转换(ADC)模块8.1 ADC模块特性8.2 ADC模块概述8.3 ADC时钟预定标8.4 ADC校准8.5 ADC控制寄存器8.6 ADC转换时间8.7 ADC转换应用实你第9章 串行通信接口SCI9.1 概述9.2 可编程的数据模式9.3 SCI多处理器通信9.4 SCI通信模式9.5 SCI端口中断9.6 SCI波特率计算9.7 SCI控制寄存器第10章 串行外设接口SPI10.1 概述10.2 SPI操作10.3 SPI控制寄存器10.4 SPI示例波形……第11章 CAN控制器模块第12章 看门狗(WD)定时器第13章 TMS320LF240x的系统开发第14章 TMS320LF240x硬件系统设计第15章 DSP的C语言编程附录A 运行期支持库及宏列表附录B 头文件2407C.H参考文献

编辑推荐

本书介绍了美国，11公司16位定点的TMS320LF240x系列DSP芯片及其应用系统设计。TMS320LF240x系列芯片是当前世界上集成度最高、性能最强并广泛应用于自动控制、智能仪器仪表、机电一体化、工业自动化等领域的DSP芯片。
本书主要介绍了TMS320LF2AOx系列芯片的硬件结构、片内各外设部件、应用系统的硬件设计、仿真开发系统的使用，以及如何使用c语言、C语言和汇编语言混合编写应用程序。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com