

<<可编程逻辑器件应用实践>>

图书基本信息

书名：<<可编程逻辑器件应用实践>>

13位ISBN编号：9787560327037

10位ISBN编号：7560327036

出版时间：2008-7

出版时间：哈尔滨工业大学出版社

作者：杨春玲 等

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<可编程逻辑器件应用实践>>

内容概要

本书以提高电子设计工程实践能力为目的，对目前各种PLD（可编程逻辑器件）及编程方法做了系统的介绍。

该书从数字电路中大量的逻辑电路实例入手，讲解VHDL和Verilog语言的语法和语句，通俗易懂，可作为可编程逻辑器件快速入门图书。

全书共分6章，详细介绍了EDA设计方法、各种PLD器件的结构原理、VHDL和Verilog语言的设计优化、可编程逻辑器件的各种开发环境及基于PLD器件的典型设计项目等。

本书既可作为高等学校机电一体化、电子工程、通信、工业自动化、计算机应用技术、电子对抗、仪器仪表、数字信号或图像处理等学科的EDA技术教材及实验指导书，亦可作为相关专业技术人员的参考书。

<<可编程逻辑器件应用实践>>

书籍目录

第1章 EDA技术概述 1.1 EDA技术的发展概况 1.2 可编程逻辑器件的发展概况 1.2.1 PLD的发展
1.2.2 PLD的主要特点 1.3 PLD和其他技术的比较 1.3.1 PLD和ASIC的比较 1.3.2 PLD和微处理器、DSP
的比较 1.4 硬件描述语言概述 1.4.1 VHDL、Verilog和ABEL三种语言的对比 1.4.2 VHDL语言 1.5
EDA与传统电子设计方法 1.5.1 EDA设计方法概述 1.5.2 EDA设计方法的优势 1.6 IP核 1.6.1 IP的基
本概念 1.6.2 IP的主要来源 1.6.3 IP现状第2章 PLD结构与应用 2.1 PLD的分类和特点 2.1.1 PLD的
基本结构 2.1.2 PLD的分类 2.2 CPLD简介 2.2.1 CPLD产品概述 2.2.2 Altera公司MAX7000系列CPLD
的结构 2.3 CPLD的编程与配置 2.3.1 大规模可编程逻辑器件的编程工艺 2.3.2 CPLD的编程和FPGA的
配置方式 2.4 FPGA的基本结构 2.4.1 FPGA的基本概念 2.4.2 FPGA和CPLD的选型 2.4.3 FPGA三大
厂商比较 2.5 Aitem Cyclone FPGA器件介绍 2.5.1 Cyclone FPGA结构 2.6 FPGA的配置 2.6.1 串行
配置器件 2.6.2 FPGA配置方式 2.6.3 FPGA配置举例第3章 可编程逻辑器件的开发环境 3.1 可编程数字
系统设计的输入 3.1.1 常用的可编程数字系统设计输入方式 3.1.2 可编程逻辑器件的开发环境 3.2
Altem开发环境MAX+plusII使用入门 3.2.1 原理图方式输入 3.2.2 硬件描述语言VHDL输入 3.3 Quanus
软件的使用 3.3.1 设计输入流程 3.3.2 正弦信号数据ROM定制 3.4 Xilinx开发环境Fundation使用入
门 3.5 ISE集成开发环境使用入门 3.5.1 ISE集成开发环境介绍 3.5.2 ISE集成开发环境设计流程第4章
VHDL语言 4.1 VHDL结构 4.1.1 组合电路：二选一选择器 4.1.2 D触发器的设计 4.2 译码器与编码器
4.2.1 译码器的设计 4.2.2 编码器 4.3 比较器第5章 VeriLog语言第6章 数字系统设计实例参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>