

<<微机原理、汇编语言及接口技术>>

图书基本信息

书名：<<微机原理、汇编语言及接口技术>>

13位ISBN编号：9787560520940

10位ISBN编号：7560520944

出版时间：2006-1

出版时间：西安交通大学出版社

作者：姜荣,王芹

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理、汇编语言及接口技术>>

内容概要

本书以Intel 8086微处理器和IBM PC系列机为主体，讲述了16位微型计算机的基本原理、汇编语言及接口技术，并简单介绍了32位、64位微机系统的相关技术。

主要内容有：微型机的基本系统、微处理器内部结构、指令系统和汇编语言，微处理器外部特性、系统总线及半导体存储器I/O接口的连接，微处理器接口技术——中断控制接口、定时技术、DMA控制接口、并行接口、串行通信接口、模拟接口、新技术及相应的实训。

附录提供了调试程序常用的方法、指令系统、DOS、BIOS功能调用列表。

本书可选作高校“微机原理与接口技术”、“微机原理及应用”或“汇编语言程序设计”等课程的教材或参考书，主要读者对象为计算机、电子工程或自动控制等相关专业和学科的高职高专学生以及自考、成教学生，也可供本科生、计算机应用开发人员、希望了解计算机应用技术的普通读者和培训班学员参考。

<<微机原理、汇编语言及接口技术>>

书籍目录

第1章 微型计算机系统概述 1.1 微型计算机的发展及应用 1.1.1 微型计算机的发展 1.1.2 微型计算机的应用 1.2 计算机中的信息表示 1.2.1 数值型数据的表示方法 1.2.2 字符的表示 1.2.3 指令信息的表示 1.3 微型计算机的系统组成 1.3.1 微型计算机的硬件系统 1.3.2 微型计算机的软件系统 本章小结 课外延伸阅读 思考与练习题 实训1认识微机内部结构第2章 微处理器指令系统 2.1 80486的内部结构 2.1.1 80486的基本结构介绍 2.1.2 寄存器组 2.2 80486的寻址方式 2.2.1 立即数寻址 2.2.2 寄存器寻址 2.2.3 存储器寻址 2.3 数据传送类指令 2.3.1 通用数据传送指令 2.3.2 堆栈操作指令 2.3.3 标志操作指令 2.3.4 地址传送指令 2.4 算术运算类指令 2.4.1 加法和减法指令 2.4.2 符号扩展指令 2.4.3 乘法和除法指令 2.4.4 BCD码调整指令 2.5 程序控制转移类指令 2.5.1 无条件转移指令 2.5.2 条件转移指令 2.5.3 循环控制指令 2.5.4 中断指令与系统功能调用 2.6 逻辑运算与位操作类指令 2.6.1 逻辑运算指令 2.6.2 移位与循环移位指令 2.6.3 位操作指令 2.7 串操作类指令 2.7.1 串传送指令 2.7.2 串比较指令 2.7.3 串搜索指令 2.7.4 串存储指令 2.7.5 串装入指令 2.8 处理器控制类指令 本章小结 课外延伸阅读 思考与练习题 实训2熟悉指令系统及实训环境第3章 汇编语言程序设计 3.1 汇编语言的源程序格式 3.2 常量、变量和标号 3.2.1 常量 3.2.2 变量 3.2.3 名字和标号 3.3 顺序程序设计 3.4 分支程序设计 3.4.1 简单分支程序设计 3.4.2 多分支结构程序设计 3.5 循环程序设计 3.5.1 计数控制循环 3.5.2 条件控制循环 3.5.3 用逻辑尺控制的循环 3.6 子程序设计 3.6.1 过程定义和子程序编写 3.6.2 子程序设计举例 3.6.3 子程序模块和子程序库 3.7 高级汇编语言技术.....第4章 微处理器的外部特性第5章 存储器与存储器系统第6章 基本输入/输出接口第7章 中断控制接口第8章 并行接口第9章 串行接口与通信技术第10章 数/模与模/数转换电路附录A 80×86常用指令表附录B 常用DOS功能调用 (INT 21H) 附录C 常用ROM-BIOS功能调用附录D 汇编语言的开发方法附录E 调试程序DEBUG的使用方法参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>