

<<数字电子技术要点与解题>>

图书基本信息

书名：<<数字电子技术要点与解题>>

13位ISBN编号：9787560522302

10位ISBN编号：7560522300

出版时间：2006-12

出版时间：西安交通大学出版社

作者：张锡赓

页数：323

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术要点与解题>>

内容概要

《数字电子技术要点与解题》是按照教育部高等学校电子信息科学与电气信息类基础课程教学指导分委员会于2004年8月16日修订的“电子技术基础课程教学基本要求”为依据编写的。

全书共分8章,即数字逻辑基础、集成门电路、组合逻辑电路、集成触发器、时序逻辑电路、脉冲信号的产生和整形电路、D/A和A/D转换器、半导体存储器及可编程逻辑器件。

书中全面总结了数字电路中的基本概念、常用电路和逻辑器件的分析与设计方法以及中规模逻辑器件的应用。

书中列举了大量典型例题,并对其进行了详细的分析。

每章后附有习题。

书末附有两套西安交通大学硕士研究生入学考试题,可供读者参考。

《数字电子技术要点与解题》主要作为在校大学生学习《数字电子技术基础》时的辅导教材,也可供有志报考硕士研究生的考生迎考复习之用。

<<数字电子技术要点与解题>>

书籍目录

前言书中的符号及其说明第1章 数字逻辑基础1.1 数制和码制1.1.1 基本知识点1.1.2 重点与难点1.1.3 典型题解析1.2 逻辑函数及其表示方法1.2.1 基本知识点1.2.2 重点与难点1.2.3 典型题解析1.3 逻辑代数的基本定律和规则1.3.1 基本知识点1.3.2 重点与难点1.3.3 典型题解析1.4 逻辑函数的标准形式和卡诺图1.4.1 基本知识点1.4.2 重点与难点1.4.3 典型题解析1.5 逻辑函数的化简1.5.1 基本知识点1.5.2 重点与难点1.5.3 典型题解析习题第2章 集成逻辑门2.1 TTL集成逻辑门2.1.1 基本知识点2.1.2 重点与难点2.1.3 典型题解析2.2 CMOS集成逻辑门2.2.1 基本知识点2.2.2 重点与难点2.2.3 典型题解析习题第3章 组合逻辑电路3.1 组合逻辑电路的分析3.1.1 基本知识点3.1.2 重点与难点3.1.3 典型题解析3.2 组合逻辑电路的设计3.2.1 基本知识点3.2.2 重点与难点3.2.3 典型题解析3.3 常用MSI组合逻辑器件及其应用3.3.1 基本知识点3.3.2 重点与难点3.3.3 典型题解析习题第4章 集成触发器4.1 触发器的性质及功能4.1.1 基本知识点4.1.2 重点与难点4.1.3 典型题解析4.2 触发器的触发方式以及电路结构4.2.1 基本知识点4.2.2 重点与难点4.2.3 典型题解析习题第5章 时序逻辑电路5.1 时序逻辑电路的分析5.1.1 基本知识点5.1.2 重点与难点5.1.3 典型题解析5.2 同步时序逻辑电路的设计5.2.1 基本知识点5.2.2 重点与难点5.2.3 典型题解析5.3 常用中规模时序逻辑部件及其应用5.3.1 基本知识点5.3.2 重点与难点5.3.3 典型题解析习题第6章 脉冲信号的产生和整形电路6.1 集成555定时器及其应用6.1.1 基本知识点6.1.2 重点与难点6.1.3 典型题解析6.2 由门电路组成的脉冲产生和整形电路6.2.1 基本知识点6.2.2 重点与难点6.2.3 典型题解析习题第7章 D / A和A / D转换器7.1 D / A转换器7.1.1 基本知识点7.1.2 重点与难点7.1.3 典型题解析7.2 A / D转换器7.2.1 基本知识点7.2.2 重点与难点7.2.3 典型题解析习题第8章 半导体存储器及可编程逻辑器件8.1 半导体存储器8.1.1 基本知识点8.1.2 重点与难点8.1.3 典型题解析8.2 可编程逻辑器件8.2.1 基本知识点8.2.2 重点与难点8.2.3 典型题解析习题附录A 习题参考答案附录B 硕士研究生入学考试数字电子技术试题B1 西安交通大学2005年试题B2 西安交通大学2006年试题参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>