

<<32位微机原理与接口技术实验教程>>

图书基本信息

书名：<<32位微机原理与接口技术实验教程>>

13位ISBN编号：9787560604510

10位ISBN编号：756060451X

出版时间：2003-8

出版时间：西安电子科技大学出版

作者：唐祎玲 毛月东

页数：225

字数：332000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 内容概要

本书是为了配合32位微机原理与接口技术课程而编写的实验教程。

书中介绍了32位微机原理和32位微机接口技术的教学体系及方法，并以TD-PIT32位微机教学实验系统为典型实验平台，介绍了该课程在实验教学中涉及的技术内容和各类实验，包括实验目的，实验设备，实验内容、原理和步骤等。

本书分为三部分：第一部分综述PC机的发展变化，进而阐述32位微机教学的内容、方法；第二部分针对32位微机原理的课程内容，详细讲述了32位汇编语言程序设计的方法，保护模式工作原理和实模式、保护模式下的实验方法；第三部分针对32位微机接口技术的课程内容，详细讲述了PC机内常用芯片、资源的使用，设备驱动程序的概念和开发方法，以及PCI总线的基本概念和应用扩展方法等。

本书可供各大专院校计算机专业、非计算机专业用作实验教材。

## 书籍目录

第一部分 综述	第1章 PC机的发展及基本结构	1.1 微机的发展变化	1.2 微机的体系结构
1.2.1 基于PC/XT总线的微机结构	1.2.2 基于PC AT/ISA总线的微机结构	1.2.3 基于南北桥结构/中心结构的微机系统	第2章 32位微机教学的内容及方法
2.1 32位微机原理的教学内容	2.2 32位微机原理教学参考	2.3 32位微机接口技术教学内容	2.3.1 学习基本接口原理及常用接口芯片的使用
2.3.2 PC机总线扩展技术的学习与应用	2.4 32位微机接口技术教学参考	第3章 教学实验的主要设备	3.1 TD-PIT实验系统的构成及特点
3.1.1 系统构成	3.1.2 系统功能及特点	3.2 32位微机原理教学实验环境	3.3 32位微机接口教学实验环境
3.4 TD-PIT-B实验系统简介	第二部分 32位微机原理	第4章 32位微机原理概况	4.1 实模式和保护模式
4.2 寄存器组织	4.2.1 通用寄存器	4.2.2 段寄存器	4.2.3 指令指针寄存器和标志寄存器
4.2.4 系统地址寄存器	4.2.5 控制寄存器	4.2.6 调试寄存器和测试寄存器	4.3 存储器寻址
第5章 32位汇编语言程序设计	5.1 汇编语言程序的基本结构	5.1.1 伪指令	5.1.2 语句格式
5.2 DOS系统功能调用	第6章 32位微机实模式原理实验	6.1 显示程序实验	6.1.1 实验目的
6.1.2 实验设备	6.1.3 实验内容及说明	6.1.4 实验步骤	6.1.5 参考程序清单
6.2 数据传送实验	6.2.1 实验目的	6.2.2 实验设备	6.2.3 实验内容
6.2.4 实验步骤	6.3 数码转换实验	6.3.1 实验目的	6.3.2 实验设备
6.3.3 实验内容及说明	6.3.4 实验步骤	6.4 运算类程序实验	6.4.1 实验目的
6.4.2 实验设备	6.4.3 实验内容及说明	6.4.4 实验步骤	6.5 分支程序设计实验
6.5.1 实验目的	6.5.2 实验设备	6.5.3 实验内容及说明	6.5.4 实验步骤
6.6 循环程序设计实验	6.6.1 实验目的	6.6.2 实验设备	6.6.3 实验内容及说明
6.6.4 实验步骤	6.7 子程序设计实验	6.7.1 实验目的	6.7.2 实验设备
6.7.3 实验内容及步骤	6.8 综合程序设计实验	6.8.1 实验目的	6.8.2 实验设备
6.8.3 实验内容及步骤	第7章 32位微机保护模式工作原理	7.1 保护模式下的分段存储管理机制	7.1.1 综述
7.1.2 分段管理的概念	7.1.3 分段管理机制的实现过程	7.2 任务管理的概念	7.2.1 任务状态段TSS
7.2.2 门描述符	7.2.3 保护模式下的转移	7.3 任务内的转移	7.3.1 任务内的转移过程
7.3.2 任务内不同特权级的转移过程	7.4 任务间的转移	7.4.1 通过TSS进行任务切换	7.4.2 通过任务门进行切换
7.4.3 任务切换过程	7.5 中断/异常管理	7.5.1 中断/异常的概念	7.5.2 中断/异常处理过程
7.6 基于Tdebug的32位保护模式程序设计	7.6.1 指令集选择	7.6.2 基本约定	7.6.3 常用数据结构及标号定义
7.6.4 一个实例	第8章 32位微机保持模式原理实验	8.1 描述符和描述符表实验	8.1.1 实验目的
8.1.2 实验设备	8.1.3 全局描述符表实验	8.1.4 局部描述符表实验	8.2 任务内及任务间的控制转移实验
8.2.1 实验目的	8.2.2 实验设备	8.2.3 任务内无特权级变换的控制转移实验	8.2.4 任务内有特权级变换的控制转移实验
8.2.5 任务切换实验	8.3 保护模式下的中断/异常处理实验	第三部分 32位微机接口技术	第9章 基本接口技术实验
第10章 高级接口技术实验	第11章 PCI总线扩展应用实验	附录A Tdebug集成操作使用说明	附录B PCI BIOS功能调用参数说明
附录C S5933管脚图及管脚功能说明	附录D VtoolsD的安装及VC++6.0配置	附录E VxD调用接口说明	附录F ispLSI 1032简介参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>