

<<VHDL硬件描述语言与数字逻辑电路设计>>

图书基本信息

书名：<<VHDL硬件描述语言与数字逻辑电路设计>>

13位ISBN编号：9787560605340

10位ISBN编号：7560605346

出版时间：1997-9

出版时间：西安电子科技大学出版社

作者：侯伯亨等编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书系统地介绍了一种硬件描述语言，即VHDL语言设计数字逻辑电路和数字系统的新方法。这是电子电路设计方法上一次革命性的变化，也是迈向21世纪的电子工程师所必须掌握的专门知识。本书共分12章，第1章~第8章主要介绍VHDL语言的基本知识和使用VHDL语言设计简单逻辑电路的基本方法；第9章和第10章分别以定时器和接口电路设计为例，详述了用VHDL语言设计复杂电路的步骤和过程；第11章简单介绍了VHDL语言93版和87版的主要区别；第12章介绍了MAX+Plus 的使用说明。

本书以数字逻辑电路设计为主线，用对比手法来说明数字逻辑电路的电原理图和VHDL语言程序之间的对应关系，并列举了众多的实例。

另外，还对设计中的有关技术如仿真、综合等作了相应说明。

本书简明扼要，易读易懂。

它可作为大学本科和研究生的教科书，也可以作为一般从事电子电路设计工程师的自学参考书。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>