

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787560608686

10位ISBN编号：756060868X

出版时间：2005-1

出版时间：西安电子科技大学出版社

作者：郭永贞

页数：277

字数：421000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术>>

### 内容概要

为适应电子信息时代的新形势，本书在第一版的基础上，经过教学改革与实践，对内容做了较大的修改，精选了传统数字技术中有应用价值的内容，引入了现代新型逻辑器件、新技术及新的分析与设计方法，如ispPLD器件及其编程设计、VHDL语言等。

通过大量的分析、设计和应用举例，突出理论联系实际，学以致用。

本书可作为高等学校电气类、信息工程类（包括原电子类、自动化等）、计算机等专业的教材，也可供从事电子技术工作的工程技术人员参考。

## &lt;&lt;数字电子技术&gt;&gt;

## 书籍目录

绪论	第1章 数字逻辑基础	1.1 数制和码	1.2 逻辑代数基础	习题第2章 数字电路基础	2.1
	半导体的基础知识	2.2 半导体二极管	2.3 特殊二极管	2.4 半导体三极管	2.5 场效应管
	2.6 分立元件逻辑门电路举例	习题第3章 集成逻辑门	3.1 常用集成逻辑门的类型	3.2 TTL	
	门举例及其系列简介	3.3 CMOS门电路	3.4 TTL与CMOS电路接口	习题第4章 组合逻辑电路	
	4.1 组合逻辑电路的基本特点及其逻辑功能的表示方法	4.2 组合逻辑电路的分析	4.3 组合逻辑电路的设计	4.4 实用组合逻辑电路功能器件及其应用	4.5 组合逻辑电路中的竞争冒险
	习题第5章 触发器	5.1 触发器的特点和逻辑功能的描述方法	5.2 基本RS触发器	5.3 钟控触发器的逻辑功能分类及转换	5.4 钟控触发器的触发方式
	5.5 集成触发器及其其余输入端的应用	5.6 集成触发器的脉冲工作特性及主要参数	习题第6章 时序逻辑电路	6.1 概述	6.2 时序逻辑电路的分析
	6.3 常用时序逻辑电路功能器件及其应用	6.4 同步时序逻辑电路的设计	习题第7章 半导体存储器	7.1 半导体存储器的功能、分类和主要技术指标	7.2 只读存储器 (ROM)
	7.3 随机存取存储器 (RAM)	7.4 半导体存储器容量的扩展方法	习题第8章 可编程逻辑器件及其编程技术	8.1 可编程逻辑器件及EDA技术发展概况	8.2 可编程逻辑器件的分类
	8.3 阵列型可编程逻辑器件 (PLD)	8.4 单元型可编程逻辑器件 (FPGA)	8.5 可编程逻辑器件的编程设计	8.6 硬件描述语言 (VHDL)	习题第9章 脉冲波形的产生与变换
	9.1 矩形脉冲	9.2 555定时器	9.3 多谐振荡器	9.4 施密特触发器	9.5 单稳态触发器
	习题第10章 数/模和模/数转换器	10.1 概述	10.2 数/模转换器 (DAC)	10.3 模/数转换器 (ADC)	习题附录
	MAX+plus 使用简介	部分习题参考答案	参考文献		

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>