

## <<汇编语言程序设计>>

### 图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787560608891

10位ISBN编号：7560608892

出版时间：2000-1

出版时间：西安电子科技大学出版社

作者：韩海 编著

页数：243

字数：370000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计>>

### 内容概要

本书是一本全面介绍Intel 8086/8088系统汇编语言的教材，主要讲述8086/8088系统及其兼容机汇编语言程序设计的方法，并结合常见外设讲述如何以汇编语言控制计算机外部设备。

内容包括8088指令系统中的基本指令，顺序、分支、循环三种结构下的程序设计方法，以及子程序和宏简化程序的编写，对外设端口的操作，等等。

章节安排上由简到繁，由浅入深，内容全面，以大量实例说明语法规则和程序设计技术。

本书通俗易懂，内容详实，举例有相当的代表性与实用性，十分适合作为高等学校计算机与相关专业的教材使用，对于有关工程技术人员及自学者，本书也是一本颇具价值的参考书。

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 书籍目录

第1章 概述 1.1 计算机语言是人机交流工具 1.1.1 机器语言 1.1.2 自然语言与汇编语言的对比  
1.1.3 汇编程序和连接程序 1.1.4 汇编语言的构成 1.1.5 汇编语言的特点 1.2 预备知识 1.2.1 数制  
及其转换 1.2.2 无符号数与带符号数 1.2.3 原码和补码 1.2.4 逻辑运算 1.2.5 8086/8088支持的数据  
类型及其内部表示 本章要点 习题一 第2章 微型计算机的内部结构 2.1 微型计算机的构成 2.2  
8086/8088 MPU的内部结构 2.2.1 运算器 2.2.2 通用寄存器组 2.2.3 标志寄存器 2.2.4 段寄存  
器组 2.2.5 指令指针 2.2.6 地址加法器 2.2.7 其它部件 2.3 内存与物理地址 2.4 PC/XT微型计  
算机的内存分配 2.4.1 地址空间 2.4.2 8088系统的地址空间分配 2.5 逻辑地址到物理地址的变换  
2.5.1 由逻辑地址计算物理地址 2.5.2 把内存划分成逻辑段 2.5.3 逻辑段的重叠 本章要点  
习题二 第3章 基本指令与简单程序设计 3.1 寻址方式 3.1.1 立即数型寻址方式 3.1.2 寄存器型寻  
址方式 3.1.3 内存型寻址方式 3.1.4 外设型寻址方式 3.2 基本指令 3.2.1 MOV指令 3.2.2  
ADD指令 3.2.3 SUB指令 3.2.4 MUL指令 3.2.5 DIV指令 3.3 单个字符的输入输出 3.3.1 DOS  
的1号子功能——单字符输入 3.3.2 DOS的2号子功能——单字符输出 3.4 源程序的基本格式  
3.4.1 行的格式 3.4.2 段的格式 3.4.3 程序格式 3.4.4 完整程序实例 3.5 顺序程序设计 本章要  
点 习题三 第4章 分支与循环程序设计 4.1 条件标志位的设置规则 4.1.1 CF 进位和借位标志  
4.1.2 SF 符号标志 4.1.3 OF 溢出标志 4.1.4 ZF 零标志 4.1.5 MOV、ADD、SUB  
、MUL、DIV指令对标志位的影响 4.1.6 CMP指令 4.2 跳转类指令 4.2.1 无条件跳转指令  
JMP 4.2.2 条件跳转指令 4.3 分支程序设计 ..... 第5章 变量 第6章 子程序 第7章 编程中的高级处  
理技术 第8章 输入输出方法 第9章 文件操作与终端控制 第10章 高档机汇编语言介绍附录 附录一 8088汇  
编语言指令系统简表 附录二 汇编语言伪指令简表 附录三 DOS中断(21H号)子功能简表 附录四 BIOS  
中断调用简表 附录五 ASCII与扫描码表 附录六 使用DEBUG软件调试程序 参考文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>