

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787560611204

10位ISBN编号：7560611206

出版时间：2005-7

出版时间：西安电子科技大学出版社

作者：孙津平 编

页数：169

字数：257000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书为教育部职业教育与成人教育司推荐的五年制高等职业教育电子电工类专业教学用书，是以教育部颁发的《国务院关于大力推进职业教育改革与发展的决定》为依据，结合近几年的教学实践经验修订编写的。

与之配套使用的有孙津平主编的《数字电子技术练习软件1.0》和《数字电子技术测试软件2.0》（光盘）。

在内容的安排上，全书以学生的“技术应用能力的培养”为主线，以应用为目的，以“必需”和“够用”为度，以讲清概念、强化应用为重点，深入浅出地阐述了数字集成电路的基本工作原理和逻辑功能，突出了中规模集成电路的应用。

全书共分八章：绪论、数字电路基础，集成门电路，组合逻辑电路，触发器，时序逻辑电路，存储器和可编程逻辑器件，脉冲产生与变换电路，数/模和模/数转换。

每章有练习题，每节有思考题，可供读者练习和思考。

书末附有各章习题参考答案。

本书突出了数字电子技术的应用性、实践性，强化了实际应用能力的培养。

本书内容覆盖面广，安排灵活，可作为高等职业教育电子技术类、通信技术类、计算机应用、自动控制、工业电气化等专业的教材，也可作为自学考试或从事电子技术工程人员学习用书。

书籍目录

绪论 0.1 数字信号与数字电路 0.2 数字电路的特点与分类 0.3 数字集成电路的发展趋势第1章 数字电路基础 1.1 逻辑代数的基本运算 1.2 逻辑代数的定律和运算规则 1.3 逻辑函数的代数化简法 1.4 逻辑函数的卡诺图化简 本章小结 习题第2章 集成门电路 2.1 概述 2.2 TTL 集成门电路 2.3 CMOS集成门电路 本章小结 习题第3章 组合逻辑电路 3.1 组合逻辑电路的分析方法和设计方法 3.2 编码器 3.3 译码器 3.4 数据选择器和数据分配器 3.5 数字比较器 3.6 算术运算电路 3.7 组合逻辑电路中的竞争与冒险现象 本章小结 习题第4章 触发器 4.1 概述 4.2 基本RS触发器 4.3 同步触发器 4.4 边沿触发器 4.5 维持阻塞D触发器(又称维阻D触发器) 4.6 COMS触发器 4.7 触发器的相互转换 本章小节 习题 第5章 时序逻辑电路 5.1 概述 5.2 同步计数器 5.3 异步计数器 5.4 寄存器 本章小结 习题第6章 存储器和可编程逻辑器件 6.1 存储器 6.2 随机存取的存储器(RAM) 6.3 可编程逻辑器件 本章小结 习题第7章 脉冲产生与变换电路 7.1 概述 7.2 555定时器 7.3 555定时器的基本应用电路 本章小结 习题第8章 数/模转换和模/数转换 8.1 概述 8.2 数/模转换器(DAC) 8.3 模/数转换器(ADC) 本章小结 习题附录 常用数字集成电路一览表各章习题参考答案参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>