

<<用ISP器件设计现代电路与系统>>

图书基本信息

书名：<<用ISP器件设计现代电路与系统>>

13位ISBN编号：9787560611280

10位ISBN编号：7560611281

出版时间：2002-1

出版时间：西安电子科技大学出版社

作者：刘笃仁

页数：314

字数：478000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<用ISP器件设计现代电路与系统>>

### 内容概要

本书内容包括：现代电路与系统设计；在系统编程技术与器件；高密度在系统可编程逻辑器件(ispLSI、ispMACH系列)；在系统可编程模拟器件(ispPAC系列)；在系统可编程数字开关及互联器件(ispGDS、ispGDX、ispGDXV系列)；在系统编程软件中用到的ABEL硬件描述语言；在系统编程软件中用到的VHDL硬件描述语言；在系统编程软件中用到的Verilog硬件描述语言；新型的逻辑电路与系统设计软件ISP Design EXPERT；模拟电路设计软件PAC-Designer；数字开关及互联器件设计软件ispGDX开发系统；ISP编程下载电缆、ISP实验开发装置及编程下载；ispLSI、ispGDS、ispGDX及ispPAC等设计应用实例。

本书内容取材新颖，先进实用，叙述简洁，循序渐进，主要章节经教学、科研实践证明效果很好。本书既可供电子类各专业本科生、研究生作为教材使用，也可作为电子类工程技术人员的自学参考书。

## &lt;&lt;用ISP器件设计现代电路与系统&gt;&gt;

## 书籍目录

前言第1章 现代电路与系统设计 1.1 什么是现代电路与系统 1.2 现代电路与系统的设计思想 1.3 现代电路与系统的实现手段 1.4 现代电路与系统的设计流程 第2章 ISP技术及其器件 2.1 ISP技术 2.2 ISP器件 2.3 ISP的实现 第3章 高密度在系统可编程逻辑器件 3.1 ispLSI1000/E系列(1k系列) 3.2 ispLSI2000系列(2k系列) 3.3 ispLSI3000系列(3k系列) 3.4 ispLSI5000V系列(5k系列) 3.5 ispLSI6000系列(6k系列) 3.6 ispLSI8000/V系列(8k系列) 3.7 ispMACHTM4A系列 第4章 在系统可编程模拟器件 4.1 ispPAC10 4.2 ispPAC20 4.3 ispPAC30 4.4 ispPAC80 第5章 在系统可编程数字开关及互联器件 5.1 ispGDS系列器件介绍 5.2 ispGDS器件的优点及编程步骤 5.3 ispGDS的特性与指标 5.4 ispGDX、ispGD XV系列器件 第6章 在系统编程开发软件中用到的ABEL-HDL 6.1 ABEL-HDL源文件格式 6.2 编写源文件预备知识 6.3 ABEL-HDL源文件的编写第7章 在系统编程开发软件中用到的VHDL 7.1 VHDL语言的源文件结构 7.2 编写VHDL源文件预备知识 7.3 VHDL的层次化设计及ISP中的VHDL 第8章 在系统编程开发软件中用到的Verilog HDL 8.1 Verilog语言的源文件结构 8.2 编写Verilog源文件预备知识 8.3 Verilog的建模 8.4 Verilog的层次化设计及ISP中的Verilog第9章 ISP Design EXPERT开发软件 9.1 概述 9.2 原理图输入法 9.3 编译与仿真 9.4 ABEL语言与原理图混合输入法 9.5 VHDL输入和Verilog HDL输入 9.6 另一种仿真工具ModelSim的使用 9.7 一些问题的进一步说明第10章 在系统可编程模拟器件(ispPAC)的开发设计软件 10.1 原理图输入时ispPAC的内部可组态电路 10.2 ispPAC的编程设计组态 10.3 PAC-Designer开发软件的使用 10.4 ispPAC80/81器件的开发设计第11章 ispGDX开发系统 11.1 GDF文件的语法 11.2 ispGDX开发系统 第12章 ISP DOWNLOADTM下载电缆、ISP实验开发装置及编程下载 12.1 ISP DOWNLOADTM下载电缆 12.2 ISP实验与开发装置 12.3 在系统编程的方法与编程下载 第13章 设计应用实例 13.1 ispLSI设计实例 13.2 ispGDX设计实例 13.3 ispPAC设计实例 13.4 系统设计与实验验证 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>