

## <<FPGA设计及应用>>

### 图书基本信息

书名：<<FPGA设计及应用>>

13位ISBN编号：9787560611327

10位ISBN编号：756061132X

出版时间：2006-12

出版时间：西安电子科技大学出版

作者：褚振勇,翁木云

页数：450

字数：684000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<FPGA设计及应用>>

### 内容概要

本书系统地介绍了有关可编程逻辑器件的基本知识以及相关软件的使用方法，讲述了FPGA电路设计的方法和技巧，并给出了设计实例。

本书主要内容包括：FPGA设计概述、Altera可编程逻辑器件、VHDL硬件描述语言、QuartusII6.0集成环境介绍、Altera器件的配置与调试、QuartusII中的宏模块、FPGA设计中的基本问题和FPGA电路设计实例。

本书内容全面，取材新颖，叙述清楚，理论联系实际，突出实用特色，并使用大量图表说明问题，便于读者对内容的理解和掌握。

本书既可作为高等工科院校电子与通信类专业高年级本科生和研究生相关课程的教材和参考书，又可作为广大电子设计人员的设计参考书或使用手册。

## &lt;&lt;FPGA设计及应用&gt;&gt;

## 书籍目录

第1章 绪论	1.1 EDA的发展历程	1.2 可编程逻辑器件	1.2.1 ASIC的分类	1.2.2 SPLD
	1.2.3 EPLD和CPLD	1.2.4 FPGA	1.2.5 FPGA与CPLD的比较	1.2.6 PLD厂商介绍
	1.3 PLD的设计	1.3.1 设计方法	1.3.2 设计流程	1.3.3 基于IP的设计
第2章 Altera可编程逻辑器件	2.1 概述	2.2 FPGA	2.2.1 Stratix器件	2.2.2 StratixII器件
	2.2.3 Cyclone器件	2.2.4 CycloneII器件	2.2.5 StratixGX器件	2.2.6 StratixIIGX器件
	2.3 CPLD	2.3.1 MAX3000A器件	2.3.2 MAXII器件	2.4 结构化ASIC
	2.4.1 简述	2.4.2 HardCopyII器件	2.5 成熟器件	2.5.1 FLEX10K系列
	2.5.2 FLEX8000系列	2.5.3 FLEX6000系列	2.5.4 ACEXIK系列	2.5.5 APEX20K系列
	2.5.6 Mercury系列	2.5.7 Excalibur系列	2.5.8 MAX9000系列	2.5.9 MAX7000系列
	2.5.10 MAX5000系列	2.5.11 Classic系列	2.6 器件选型指南	第3章 硬件描述语言
	3.1 硬件描述语言概述	3.2 VHDL程序的基本结构	3.2.1 实体说明	3.2.2 结构体
	3.2.3 配置	3.2.4 库	3.2.5 程序包	3.3 VHDL的描述方法
	3.3.1 标识符	3.3.2 词法单元	3.3.3 数据对象	3.3.4 数据类型
	3.3.5 操作运算符	3.4 VHDL的常用语句	3.4.1 并行语句	3.4.2 顺序语句
第4章 QuartusII集成环境	第5章 A11Era器件的配置与调试	第6章 QuartusII中的宏模块	第7章 FPGA设计中的基本问题	第8章 FPGA电路设计实例
附录A 文件的后缀	附录B 相关网址检索	参考文献		

## <<FPGA设计及应用>>

### 编辑推荐

《FPGA设计及应用》（第2版）既可作为高等工科院校电子与通信类专业高年级本科生和研究生相关课程的教材和参考书，又可作为广大电子设计人员的设计参考书或使用手册。

## <<FPGA设计及应用>>

### 版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>