

<<数字电路与系统设计>>

图书基本信息

书名：<<数字电路与系统设计>>

13位ISBN编号：9787560612256

10位ISBN编号：7560612253

出版时间：2003-5-1

出版时间：西安电子科技大学出版社

作者：邓元庆,贾鹏

页数：376

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与系统设计>>

内容概要

本书既对数字电路的基本理论和经典内容进行了适当的介绍，也对数字电子技术的新成果和电路设计的新方法进行了介绍。

叙述中减少了小规模数字集成电路的内容，突出了中、大规模数字集成电路的应用和数字系统设计等内容，并增加了对电子设计自动化等内容的介绍，使读者学习本书之后，能够理论联系实际地解决数字电路与系统设计方面的一些实际问题。

全书共分9章，分别是：数字逻辑基础，组合逻辑器件与电路，时序逻辑基础与常用器件，时序逻辑电路分析与设计，可编程逻辑器件，数模接口电路，数字系统设计，电子设计自动化，脉冲信号的产生与变换电路。

各章配有大量例题、习题及自测题。

书末附有习题和自测题的参考答案。

本书选材新颖，结构合理，时代感强，适应面广，既可作为电子工程、通信工程、信息工程、雷达工程、计算机科学与技术、电力系统及自动化等电类专业和机电一体化等非电专业的专业基础课教材，也可作为相关专业工程技术人员的学习与参考用书。

本书建议学时为60~80学时。

本书配有电子教案，需要者可与出版社联系，免费索取。

<<数字电路与系统设计>>

书籍目录

第1章 数字逻辑基础 1.1 绪论 1.2 数制与代码 1.3 逻辑代数基础 1.4 逻辑函数的描述方法 1.5 逻辑函数的化简 本章小结 习题1 自测题1 第2章 组合逻辑器件与电路 2.1 集成逻辑门 2.2 常用MSI组合逻辑模块 2.3 组合逻辑电路分析 2.4 组合逻辑电路设计*2.5 组合逻辑电路中的竞争与险象 本章小结 习题2 自测题2 第3章 时序逻辑基础与常用器件 3.1 时序逻辑基础 3.2 触发器及其应用 3.3 MSI计数器及其应用 3.4 MSI移位寄存器及其应用 3.5 半导体存储器 本章小结 习题3 自测题3 第4章 时序逻辑电路分析与设计 4.1 同步时序电路分析 4.2 触发器级同步时序电路设计 4.3 模块级同步时序电路设计*4.4 异步计数器分析与设计 本章小结 习题4 自测题4 第5章 可编程逻辑器件 5.1 可编程逻辑器件概述 5.2 简单可编程逻辑器件SPLD 5.3 高密度可编程逻辑器件HDPLD 5.4 PLD的编程与测试 本章小结 习题5 自测题5 第6章 数模接口电路 6.1 集成数模转换器 6.2 集成模数转换器 6.3 数模接口电路的应用 本章小结 习题6 自测题6 第7章 数字系统设计 7.1 数字系统设计概述 7.2 控制子系统的设计工具 7.3 控制子系统的实现方法 7.4 数字系统设计举例 本章小结 习题7 自测题7 第8章 电子设计自动化 8.1 EDA概述 8.2 硬件描述语言VHDL初步 8.3 VHDL设计实例 8.4 MAX+plus 开发系统 本章小结 习题8 自测题8 *第9章 脉冲信号的产生与变换电路 9.1 多谐振荡器 9.2 单稳态触发器 9.3 施密特触发器 9.4 555定时器 本章小结 习题9 自测题9 附录 各章习题和自测题的参考答案参考文献

<<数字电路与系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>