

<<TMS320C54x DSP原理及应用>>

图书基本信息

书名：<<TMS320C54x DSP原理及应用>>

13位ISBN编号：9787560614717

10位ISBN编号：756061471X

出版时间：2005-1

出版时间：西安电子科技大学出版社

作者：乔瑞萍崔涛张芳娟

页数：294

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<TMS320C54x DSP原理及应用>>

内容概要

《TMS320C54x DSP原理及应用》以TMS320C54x系列16位定点DSP为主，介绍了数字信号处理器（DSP）芯片的CPU、存储器、总线结构、片内资源及其汇编语言程序设计方法，并且对C语言与汇编的接口、各种开发工具和最新的集成开发环境CCS 2.0（Code Composer Studio 2.0）软件的使用方法进行了详细的描述。

最后，给出了应用实例。

《TMS320C54x DSP原理及应用》的特点是注意了教学内容的组织，由浅入深、循序渐进，提供了最小系统模板设计和最新软件的同步练习。

《TMS320C54x DSP原理及应用》面向的读者是高等院校电子信息类专业的高年级本科生，

《TMS320C54x DSP原理及应用》也可作为具有MCU开发经验而进入从事DSP技术工作的研发人员的入门参考资料。

<<TMS320C54x DSP原理及应用>>

书籍目录

第1章 绪论1.1 引言1.2 DSP芯片概述1.3 运算基础1.3.1 数据格式1.3.2 定点算术运算第2章 TMS320C54x的CPU结构和存储器配置2.1 TMS320C54x DSP的结构2.1.1 TMS320C54x DSP的基本结构2.1.2 TMS320C54x DSP的主要特点2.2 TMS320C54x的总线结构2.3 TMS320C54x的CPU结构2.3.1 算术逻辑运算单元2.3.2 累加器2.3.3 桶形移位器2.3.4 乘累加器单元2.3.5 比较选择存储单元2.3.6 指数编码器2.3.7 CPU状态控制寄存器2.3.8 寻址单元2.4 TMS320C54x存储器和I/O空间2.4.1 存储器空间2.4.2 程序存储器2.4.3 数据存储器2.4.4 I/O空间第3章 指令系统3.1 数据寻址方式3.1.1 指令的表示方法3.1.2 数据寻址方式3.2 TMS320C54x的指令系统3.2.1 指令系统概述3.2.2 指令系统分类第4章 TMS320C54x汇编语言程序设计4.1 TMS320C54x汇编语言的基本概念4.1.1 TMS320C54x汇编语句的组成4.1.2 TMS320C54x汇编语言中的常数、字符串、符号与表达4.1.3 TMS320C54x伪指令4.1.4 TMS320C54x宏命令4.2 TMS320C54x汇编语言程序设计的基本方法4.2.1 TMS320C54x汇编语言源程序的完整结构4.2.2 顺序结构程序4.2.3 分支结构程序4.2.4 循环结构程序4.2.5 子程序结构4.3 TMS320C54x汇编语言程序的编辑、汇编与链接过程4.4 汇编器4.4.1 COFF文件的一般概念4.4.2 汇编器对段的处理4.5 链接器4.5.1 链接器对段的处理4.5.2 链接器命令文件4.5.3 程序复位4.6 Simulator的使用方法4.6.1 软件仿真器概述4.6.2 仿真命令4.6.3 仿真器初始化命令文件4.6.4 仿真外部中断4.7 汇编程序举例第5章 TMS320C54x的引脚功能、流水线结构和外部总线结构5.1 TMS320C54x的引脚和信号说明5.2 流水线结构5.3 外部总线结构5.3.1 外部总线接口信号5.3.2 外部总线控制性能5.3.3 外部总线接口时序图第6章 TMS320C54x片内外设6.1 时钟发生器6.1.1 时钟电路6.1.2 时钟模块编程6.1.3 低功耗(节电)模式6.2 中断系统6.2.1 中断结构6.2.2 中断流程6.2.3 中断编程6.3 定时器.....第7章 CCS开发工具及应用第8章 DSP芯片应用附录附录1 TMS320系列DSP的命名方法附录2 TMS320C54x引脚信号说明附录3 TMS320C54x DSP的中断向量和中断优先权附录4 TMS320C54x片内存储器映像外围电路寄存器参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>