

<<微型计算机原理及接口技术>>

图书基本信息

书名：<<微型计算机原理及接口技术>>

13位ISBN编号：9787560618036

10位ISBN编号：7560618030

出版时间：2007-3

出版时间：西安电子科技大学出版

作者：裘雪红//李伯成//刘凯,李伯成

页数：469

字数：713000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机原理及接口技术>>

内容概要

本书是高等院校计算机及电子信息类专业本科生教材，2001年本书第一版出版后，被多所高等院校选用。

结合读者的反馈意见和微机的发展及应用现状，我们对原版作了必要的修订，增加了微处理器的发展、多媒体指令、C/C++与汇编语言混合编程、新型存储器与总线、可编程通信接口16550、基于PCI / USB总线的I/O接口设计、Windows / Linux下设备驱动程序设计、PC机系统等内容，删除了可编程串行接口8250、打印机接口、系统的可靠性设计等内容。

经过本次修订后，本书由微型计算机概述、16/32位微处理器、Intel处理器指令系统及汇编语言、总线技术、存储技术、输入/输出技术、常用接口器件、基于总线的I/O接口设计、设备驱动程序设计及PC机系统等10章组成。

本书既可以作为计算机专业的教材，也可以作为电子信息类非计算机专业的教材，同时对从事微机应用的工程技术人员也具有较好的参考价值。

本书配有电子教案，需要者可与出版社联系，免费提供。

<<微型计算机原理及接口技术>>

书籍目录

第1章 绪论 1.1 基本概念 1.2 微处理器概述 1.3 PC概述第2章 16/32位微处理器 2.1 8086/88处理器 2.2 Pentium(奔腾)处理器 习题第3章 Intel处理器指令系统及汇编语言 3.1 16位处理器指令系统 3.2 32位处理器指令系统 3.3 汇编语言与汇编程序 3.4 汇编语言与高级语言的接口 习题第4章 总线技术 4.1 总线概述 4.2 内总线 4.3 外总线 4.4 总线驱动与控制 4.5 有关总线的工程问题 习题第5章 存储技术 5.1 概述 5.2 常用存储器芯片及连接使用 5.3 动态读/写存储器(DRAM) 5.4 存储卡 习题第6章 输入/输出技术 6.1 I/O接口概述 6.2 I/O端口地址译码 6.3 基本的并行输入/输出接口 6.4 程序控制I/O方式 6.5 中断方式 6.6 直接存储器存取(DMA)方式 习题第7章 常用接口器件 7.1 可编程并行接口8255 7.2 可编程定时器8253 7.3 可编程串行通信接口16550 习题第8章 基于总线的I/O接口设计 8.1 基于ISA总线的I/O接口设计 8.2 基于PCI总线的I/O接口设计 8.3 基于USB总线的I/O接口设计 习题第9章 设备驱动程序设计第10章 PC机系统参考文献

<<微型计算机原理及接口技术>>

编辑推荐

《微型计算机原理及接口技术(第2版普通高等教育十一五国家级规划教材)》由裘雪红、李伯成、刘凯编著，为《普通高等教育“十一五”国家级规划教材》之一。

本书可以作为高等院校计算机及电子信息类各专业“微机原理及接口技术”类课程的教科书，也可以作为对微机有兴趣者的学习指导书以及微机系统设计者的参考书。

本书的特点是基本原理清楚，实用性强，便于课堂讲授。

<<微型计算机原理及接口技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>