

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787560620961

10位ISBN编号：7560620965

出版时间：2008-8

出版时间：西安电子科技大学出版社

作者：江力 编

页数：241

字数：367

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

全书共分12章，主要内容包括数字电路基础、逻辑代数基础、逻辑门电路、组合逻辑电路的组成及其分析设计方法、常用中大规模组合逻辑电路、触发器、简单时序逻辑电路、脉冲电路、可编程逻辑器件、D/A转换电路、A/D转换电路、数字电路设计等。

书中通过适量的例题，加深了读者对基本概念和基本电路工作原理的理解。

除第1章和第12章之外，各章都配有本章小结、习题，并在第2~8章章末配有训练项目，其目的是使学生更好地掌握本课程的基本理论及实际应用技能。

本书内容覆盖面广，安排灵活，可作为高职高专电子、通信类专业的教材，也可供相关工程技术人员参考。

本书配有电子教案。

需要者可登录出版社网站，免费下载。

<<数字电子技术>>

书籍目录

第一部分 数字电路分析设计基础	第1章 数字电路基础	1.1 数字信号与数字电路	1.1.1 数字信号	1.1.2 数字电路	1.2 数制和码制	1.2.1 常用数制	1.2.2 不同数制间的转换	1.2.3 编码	第2章 逻辑代数基础	2.1 概述	2.2 逻辑代数的基本运算	2.2.1 与运算	2.2.2 或运算	2.2.3 非运算	2.3 逻辑代数的基本公式	2.4 逻辑代数的基本运算规则	2.4.1 代入规则	2.4.2 反演规则	2.4.3 对偶规则	2.5 逻辑函数及其表示方法	2.5.1 逻辑函数的表达式法	2.5.2 逻辑函数的真值表法	2.5.3 逻辑函数的逻辑图法	2.5.4 逻辑函数的波形图法	2.5.5 逻辑函数的卡诺图法	2.5.6 逻辑函数各表示方法间的转换	2.6 逻辑函数的化简	2.6.1 逻辑函数化简的意义及其最简形式	2.6.2 逻辑函数的公式化简法	2.6.3 逻辑函数的卡诺图化简法	2.6.4 具有约束项的逻辑函数的化简	本章小结	习题	训练项目1 门电路逻辑功能测试
第二部分 组合逻辑电路	第3章 逻辑门电路	3.1 概述	3.2 MOS门电路	3.2.1 CMOS门电路	3.2.2 常用CMOS门电路简介	3.3 双极型门电路	3.3.1 概述	3.3.2 TTL门电路	3.3.3 TTL与非门的特性与参数	3.3.4 其它TTL门电路	3.3.5 常用TTL门电路简介	3.4 集成门电路使用中的实际问题	本章小结	习题	第三部分 时序逻辑电路	第四部分 综合设计项目	附录 ASCLL编码表	参考文献															

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>