

图书基本信息

书名：<<Verilog HDL数字设计实训教程>>

13位ISBN编号：9787560629827

10位ISBN编号：7560629822

出版时间：2012-12

出版时间：西安电子科技大学出版社

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

书籍目录

第1章 Verilog HDL数字设计实训基础 1.1 实训平台 1.实训平台简介 2.实训接口介绍 1.2 基于Quarus II的数字设计流程 1.创建工程的准备工作 2.创建工程 3.编译设置 4.仿真验证 5.引脚锁定和硬件验证 1.3分频器设计 1.4同步有限状态机设计 1.状态机的基本概念 2.状态机的编码方法 1.5 小结 第2章 接口类实训项目 2.1 LED流水灯 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.仿真分析 6.硬件验证 7.扩展部分 2.2 数码管显示控制 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.仿真分析 6.硬件验证 7.扩展部分 2.3 按键处理 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.硬件验证 6.扩展部分 2.4 液晶显示控制 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.硬件验证 6.扩展部分 2.5 UART通信设计 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.仿真分析 6.硬件验证 7.扩展部分 2.6 小结 第3章 数字系统应用类实训项目 3.1 序列检测器设计 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.仿真分析 6.硬件验证 7.扩展部分 3.2 多功能计算器设计 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.仿真分析 6.硬件验证 7.扩展部分 3.3 求最大公因数设计 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.仿真分析 6.硬件验证 7.扩展部分 3.4 多功能数字钟设计 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.硬件验证 6.扩展部分 3.5 音乐播放器设计 1.设计要求 2.设计说明 3.设计模块 4.代码分析 5.硬件验证 6.扩展部分 3.6 小结 第4章 NiosII处理器实训项目 4.1 基于Nios II系统的设计流程 1.Nios II处理器简介 2.Nios II硬件环境的搭建 3.Nios II软件设计 4.2 基于NiosII处理器的PIO核的应用 1.设计要求 2.PIO核的功能描述 3.Nios II硬件环境的搭建 4.Nios II软件设计 5.扩展部分 4.3 基于Nios II处理器的UART核的应用 1.设计要求 2.UART核的功能描述 3.Nios II硬件环境的搭建 4.Nios II软件设计 5.扩展部分 4.4 小结 附录 ASCII码表 参考文献

编辑推荐

《Verilog HDL数字设计实训教程(高等学校电子信息类专业十二五规划教材)》编著者贺敬凯。

本书主要面向高等院校本、专科EDA技术和FPGA应用开发等课程，推荐作为电子、通信、自动化、计算机应用技术等学科专业与相关的实验指导课的教材或主要参考书，同时也可作为电子设计竞赛、FPGA开发应用的自学参考书。

另外，虽然本书面向的主要对象是 Verilog HDL的初学者和中级水平的读者，但对于Verilog HDL，高级用户来说，本书也不失为一本很好的参考书。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>