

<<数字电子技术学习指导与题解>>

图书基本信息

书名：<<数字电子技术学习指导与题解>>

13位ISBN编号：9787560927213

10位ISBN编号：7560927211

出版时间：2002-8-1

出版时间：华中科技大学出版社

作者：李克琳

页数：212

字数：240000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术学习指导与题解>>

内容概要

本书是根据高等学校工科电子技术基础指导小组制定的电子技术基础课程教学基础要求而编写的。全书对逻辑代数基础、集成逻辑门、组合逻辑电路、触发器、时序逻辑电路、存储器、FPGA技术及VHDL编程、脉冲电路、数/模及模/数转换等系统知识，从基础理论到重点内容进行了概括和总结。

典型例题和自测试都是从现行教科书如曹汉房主编的《数字电路与逻辑设计》（《脉冲与数字电路》第三版）、康华光主编的《电子技术基础数字部分》第四版及历届考研试题中精选出来的，并给予详细的解答。

本书的编写突出了解题思路、方法和步骤，并以此强化读者对本课程基础知识的深入学习和提高解题技能。

本书最后提供了针对本科生的模拟试题和针对考研生的5份的考研试题，每份试题都给出了详细解答，以供学参考。

本书可作为理工科大学生的辅助教材及报考电子、信息、通信专业硕士研究生的考生的复习参考用书。

<<数字电子技术学习指导与题解>>

书籍目录

第1章 数制及逻辑代数 1.1 学习要点 1.1.1 数制 1.1.2 逻辑代数基础 1.1.3 逻辑函数的标准型
1.1.4 逻辑函数化简 1.2 典型例题 1.3 自测自评 1.3.1 自测试题 1.3.2 自测试题解答第2章 集
成逻辑门 2.1 学习要点 2.1.1 半导体器件开关特性 2.1.2 TTL与非门的典型参数 2.1.3 CMOS门
特点 2.1.4 集电极开路OC门、三态门的使用特点 2.1.5 CMOS与非门、或非门及NMOS与非门、
或非门 2.2 典型例题 2.3 自测自评 2.3.1 自测试题 2.3.2 自测试题解答第3章 组合逻辑电路 3.1
学习要点 3.1.1 组合逻辑电路的分析与设计 3.1.2 组合逻辑电路中的编码和译码 3.1.3 常用组
合逻辑电路中的中规模器件 3.2 典型例题 3.3 自测自评 3.3.1 自测试题 3.3.2 自测试题解答第4章
集成触发器 4.1 学习要点 4.1.1 触发器功能描述 4.1.2 触发器的激励表 4.1.3 画工作波形的要
点 4.2 典型例题 4.3 自测自评 4.3.1 自测试题 4.3.2 自测试题解答第5章 时序逻辑电路 5.1 学习
要点 5.1.1 概述 5.1.2 同步时序逻辑电路的设计 5.1.3 同步时序电路的分析 5.1.4 异步二进制串
行计数器的特点 5.1.5 中规模时序逻辑部件 5.2 典型例题 5.3 自测自评 5.3.1 自测试题 5.3.2
自测试题解答第6章 半导体存储器和可编程逻辑器件 6.1 学习要点 6.1.1 RAM、ROM结构与特点
6.1.2 可编程逻辑器件PLD 6.2 典型例题 6.3 自测自评 6.3.1 自测试题 6.3.2 自测试解
答 第7章 FPGA技术及硬件描述语言VHDL基础 第8章 脉冲电路 第9章 模/数及数/模转换技术
第10章 模拟试题与解答主要参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>