

<<数字电子技术基础学习与解题指南>>

图书基本信息

书名：<<数字电子技术基础学习与解题指南>>

13位ISBN编号：9787560930824

10位ISBN编号：7560930824

出版时间：2004-2

出版时间：华中科技大学出版社

作者：陈大钦编

页数：322

字数：364000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书是以康华光主编、邹寿彬副主编《电子技术基础》（数字部分）（第四版）教材和阎石主编《数字电子技术基础》（第四版）教材为主要参考书而编写的教学和自学参考书。编者根据多年教学实践的经验，对教学内容进行了归纳、总结，为便于读者掌握课程的基本要求、重点和难点，书中精选了大量的例题与自我测试题，并附有解答。书末还附有典型的数字电子技术基础试卷和解答，以及硕士研究生入学考试模拟与数字电子技术基础试卷和解答。

该书内容丰富，思路清晰，适于普通高等学校本、专科学生复习和备考，以及硕士研究生入学考试备考，也适于高等职业技术教育和成人高等院校的学生自学、复习和备考，并可供从事电子技术教学的人员参考。

书籍目录

1 数字逻辑基础	1.1 重点与难点	1.1.1 数制与码制	1.1.2 逻辑代数的基本定律和定理
	1.1.3 逻辑函数及其表示方法	1.1.4 逻辑函数的变换与代数法化简	1.1.5 逻辑函数的卡诺图化简法
1.2 例题精选	1.3 学习自评	1.3.1 自测练习	1.3.2 自测练习解答
2 逻辑门电路	2.1 重点与难点	2.1.1 半导体器件的开关特性	2.1.2 MOS门电路
	2.1.3 TTL门电路	2.1.4 门电路在使用中的几个问题	2.2 例题精选
	2.3 学习自评	2.3.1 自测练习	2.3.2 自测练习解答
3 组合逻辑电路	3.1 重点与难点	3.1.1 组合逻辑电路的工作特点和结构特征	3.1.2 组合逻辑电路的分析
	3.1.3 组合逻辑电路的设计	3.1.4 常用组合逻辑功能部件	3.2 例题精选
	3.3 学习自评	3.3.1 自测练习	3.3.2 自测练习解答
4 触发器	4.1 重点与难点	4.1.1 触发器的电路结构与动作特点	4.1.2 触发器的逻辑功能及其描述方法
	4.1.3 触发器的脉冲工作特性	4.2 例题精选	4.3 学习自评
	4.3.1 自测练习	4.3.2 自测练习解答	5 时序逻辑电路
	5.1 重点与难点	5.1.1 时序逻辑电路的基本概念	5.1.2 时序逻辑电路的分析方法
	5.1.3 时序逻辑电路的设计方法	5.1.4 常用时序逻辑功能器件	5.2 例题精选
	5.3 学习自评	5.3.1 自测练习	5.3.2 自测练习解答
6 半导体存储器和可编程逻辑器件	6.1 重点与难点	6.1.1 RAM的结构和工作原理	6.1.2 ROM的结构和工作原理
	6.1.3 PLD的分类和基本结构	6.2 例题精选	6.3 学习自评
	6.3.1 自测练习	6.3.2 自测练习解答	7 脉冲的产生与变换
	8 数模与模数转换	附录A 数字电子技术基础(本科)试题(示例)及解答	附录B 硕士研究生入学考试电子技术基础试题(示例)及解答(包含模拟与数字)
		参考文献	

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>