

<<32位微型计算机接口技术及应用>>

图书基本信息

书名：<<32位微型计算机接口技术及应用>>

13位ISBN编号：9787560938936

10位ISBN编号：7560938930

出版时间：2006-12

出版单位：华中科技大

作者：刘乐善

页数：452

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<32位微型计算机接口技术及应用>>

### 内容概要

本书以32位微机接口为主要对象，从微机系统的角度深入地阐述了现代微机接口技术的原理及应用。其内容包括32位微处理器、PCI总线、存储器管理、设备驱动程序和Windows内核等深层次的技术问题。

既有常用外设接口，也有新型接口；既考虑了接口技术的共性，也考虑了各类接口的特点；既有上层应用程序，又有底层设备驱动程序。

全书共18章，前12章集中分析了接口的共性技术，后6章分别讨论了各种典型接口的电路及控制程序，特别是对PCI总线接口、USB总线接口和WDM设备驱动程序的设计进行了详细的讨论。

本书技术先进，内容全面，实用性强，符合人的认识规律。

便于自学，在内容的组织与安排等方面具有特色。

本书既可作为高等院校工科有关专业本科、研究生教材或专业技术培训教材，也是广大从事微型计算机应用与开发人员的自学参考书。

## <<32位微型计算机接口技术及应用>>

### 书籍目录

第1章 概述 1.1 微机接口技术的基本内容及其层次 1.2 微机接口技术的基本概念 1.3 微机接口与微机系统 1.4 描述微机系统的软件模型方法 1.5 I/O信息流在微机接口分析中的应用 1.6 32位与14位微机接口技术 1.7 微机接口技术的发展概况 习题一第2章 32位微处理器的工作模式 2.1 实模式 2.2 保护模式 2.3 虚拟8086模式(V86模式) 习题二第3章 基于微处理器的微机系统软件模型 3.1 微机系统软件模型概述 3.2 实模式下微处理器的寄存器模型 3.3 保护模式下微处理器的寄存器模型 3.4 实模式存储器模型 3.5 保护模式存储器模型 3.6 实模式下I/O地址空间模型 3.7 保护模式下I/O地址空间模型 习题三第4章 基于微处理器的微机系统的硬件结构 4.1 微处理器 4.2 存储器系统 4.3 I/O系统 4.4 总线 习题四第5章 存储器管理基础 5.1 段的定义 5.2 段的类型 5.3 段描述符 5.4 描述符表 5.5 段选择子 5.6 存储器分页管理机制基础知识 习题五第6章 存储器管理第7章 总线技术第8章 中断技术第9章 DMA技术第10章 I/O端口地址译码技术第11章 定时/计数技术第12章 接口设计基础第13章 并行接口第14章 串行通信接口第15章 A/D D/A转换器接口第16章 PCI总线接口第17章 设备驱动程序设计第18章 通用串行总线USB参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>