

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787560939490

10位ISBN编号：756093949X

出版时间：2007-3

出版时间：华中科技大学出版社

作者：余新平

页数：296

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

数制与编码、逻辑门、逻辑代数基础、组合逻辑电路、时序逻辑电路、存储器与强编程器件、D/A与A/D转换器、脉冲波形的产生与整形电路等。

本书内容丰富，深入浅出，突出工程应用，便于自学。

书中提供的400多张图，表，700多道自测练习，例题和习题，能加深学生对所学知识的理解与运用。

本书可作为高等学校电气、电子信息类和部分非电类专业的本科生教材，也可作为高职高专的教材及有关工程技术人员的参考书。

书籍目录

1 数制与编码1.1 数字电路基础知识1.2 数制1.3 数制转换1.4 二进制编码本章小结习题一2 逻辑门2.1 基本逻辑门2.2 复合逻辑门2.3 其他逻辑门2.4 集成电路逻辑门本章小结习题二3 逻辑代数基础3.1 概述3.2 逻辑代数的运算规则3.3 逻辑函数的代数化简法3.4 逻辑函数的标准形式3.5 逻辑函数的卡诺图化简法本章小结习题三4 组合逻辑电路4.1 组合逻辑电路的分析4.2 组合逻辑电路的设计4.3 编码器4.4 译码器4.5 数据选择器与数据分配器4.6 加法器4.7 比较器4.8 码组转换电路4.9 组合逻辑电路的竞争与冒险本章小结习题四5 触发器5.1 RS触发器5.2 D触发器5.3 JK触发器5.4 不同类型触发器的相互转换本章小结习题五6 寄存器与计数器6.1 寄存器与移位寄存器6.2 异步N进制计数器6.3 同步N进制计数器6.4 集成计数器本章小结习题六7 时序逻辑电路的分析与设计7.1 概述7.2 时序逻辑电路的分析7.3 同步时序逻辑电路的设计本章小结习题七8 存储器与可编程逻辑器件9 D/A转换器A/D转换器10 脉冲波形的产生与整形电路11 数字集成电路简介参考文献专业词汇汉英对照

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>