

<<数字电子技术基础实验>>

图书基本信息

书名：<<数字电子技术基础实验>>

13位ISBN编号：9787561212332

10位ISBN编号：756121233X

出版时间：2000-3

出版时间：西北工业大学出版社

作者：邵舒渊 编,卢选民 编

页数：174

字数：230000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础实验>>

内容概要

本书是根据高等院校电类专业本科生实验教学要求编写的。

全书为四章，第一章介绍了实验准备；第二章讲述了基础实验；第三章介绍了综合实验；第四章介绍了Altera可编程编辑器件及MAX+PLUS 开发工具。

书后的附录分为三个部分，半导体集成电路型号命名方法、数字集成电路的型号组成和部分和部分集成电路引脚排列。

本书在内容安排上循序渐进，并加强了对中规模集成电路综合应用的讲解，注重培养学生的实际应用能力。

本书可作为高校电子类、通信类、计算机类、自动控制类、工程测试类专业本科生实验教材，也可供有关专科院校学生选用。

<<数字电子技术基础实验>>

书籍目录

第一章 实验准备 第二章 基础实验 2.1 TTL集成逻辑门的参数测试 2.2 CMOS集成逻辑门的参数测试 2.3 TTL门电路的逻辑变换 2.4 TTL集电极开路门(OC)与三态门(3S)的测试与应用 2.5 集成逻辑电路的连接和驱动 2.6 组合逻辑电路的设计 2.7 半加器、合加器及其应用 2.8 数据选择器及其应用 2.9 译码器、编码器及其应用 2.10 数值比较器及其应用 2.11 基本触发器的功能测试 2.12 基本触发器的应用 2.13 移位寄存器及其应用 2.14 计数器及其应用 2.15 同步时序电路的设计 2.16 TTL门组成的脉冲电路 2.17 集成脉冲电路及其应用 2.18 555定时器及其应用 2.19 A/D和D/A转换器 第三章 综合实验 3.1 数字钟 3.2 电子秒表 3.3 串行加法器 3.4 动态扫描键盘编码器 3.5 彩灯控制电路 3.6 脉冲分配器及其应用 3.7 数字频率计 3.8 3.5位直流数字电压表的组装与调试 第四章 Altera可编程逻辑器件及MAX+PLUS 开发工具 4.1 Altera可编程逻辑器件 4.2 MAX+PLUS 开发工具 4.3 VHDL硬件描述语言 4.4 设计实例——电子钟 附录 附录1 半导体集成电路型号命名方法 附录2 数字集成电路的型号组成 附录3 部分集成电路引脚排列参考文献

<<数字电子技术基础实验>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>