

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787561217085

10位ISBN编号：7561217080

出版时间：2005-12

出版时间：西北工业大学出版社

作者：张裕民

页数：265

字数：360000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书主要内容包括：逻辑门电路，逻辑代数基础，组合逻辑电路的分析与设计，各种触发器，时序逻辑电路的分析与设计，脉冲信号的产生与整形电路，存储与可编程逻辑器件，数/模和模/数转换器。

本书是成人高等教育和普通高等院校电子类、电气类、检测仪器类和自动控制类专业的教材或参考书。

<<数字电子技术基础>>

书籍目录

结论第一章 逻辑门电路 1.1 二极管的开关特性 1.2 三极管的形状特性 1.3 基本逻辑门电路
1.4 复合门电路 1.5 MOS逻辑门电路 小结 习题一第二章 逻辑代数基础 2.1 逻辑代数的
基本定理和规则 2.2 逻辑函数的表示法 2.3 逻辑函数的化简 2.4 具有约束条件的逻辑函数
小结 习题二第三章 组合逻辑电路 3.1 组合逻辑电路分析 3.2 编码器 3.3 译码器 3.4
数值比较器 3.5 奇偶产生器与检测器 3.6 算术运算电路 3.7 数据选择器和数据分配器 3.8
组合逻辑电路的设计 3.9 组合逻辑电路的竞争冒险现象 小结 习题三第四章 触发器 4.1
RS触发器 4.2 JK触发器 4.3 边沿触发D触发器和D锁存器 4.4 CMOS触发器 小结 习题
四第五章 时序逻辑电路 5.1 时序逻辑电路的分析方法 5.2 寄存器 5.3 计数器 5.4 顺序
脉冲发生器 5.5 时序逻辑电路的设计 小结 习题五第六章 脉冲信号的产生与整形电路 6.1
单稳态触发器 6.2 多谐振荡器 6.3 施密特触发器 6.4 555定时器及其应用 小结 习题六
第七章 存储器和可编程器件 7.1 随机存取存储器(RAM) 7.2 只读存储器(RAM) 7.3 可编
程逻辑器件 小结 习题七第八章 数/模和模/数转换 8.1 D/A转换器 8.2 A/D转换器 小结
习题八习题参考答案附录 附录一 电气图用图形符号——二进制逻辑单元(GB 4728.12-85)简
介 附录二 常用逻辑符号对照表 附录三 国产半导体集成电路型号命名法(GB 3430-82)参考文
献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>