

<<电子技术综合实习>>

图书基本信息

书名：<<电子技术综合实习>>

13位ISBN编号：9787561436462

10位ISBN编号：7561436467

出版时间：2007-2

出版时间：四川大学

作者：李小根

页数：123

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<电子技术综合实习>>

内容概要

本书是针对理、工科非电类专业学生进行电子技术实践的指导书。

全书共5章：第一章介绍了无线电通讯与收音机工作原理；第二章为电子工艺实习的实例与常用知识；第三章介绍可编程逻辑器件的原理及其应用；第四章详尽地介绍了Altera公司的PLD开发软件“MAX+plus”以及“掌宇CIC310型开发平台”的应用；第五章为数字电子技术实习实例。

本书具有以下几个特点：（1）注意基本技能的培训。

本书以收音机为例，对电子电路的设计，电子器件的测试、安装、焊接以及电子系统调试进行了详细介绍，这对于初学者是非常重要的。

（2）实习课题少而精。

（3）引进了先进的电子设计自动化技术的实践内容，如可编程器件。

<<电子技术综合实习>>

书籍目录

第一章 无线电通讯与超外差收音机的工作原理 1.1 无线电通讯 1.1.1 无线电波的波长、频率与波段划分 1.1.2 无线电波的发射 1.1.3 超外差收音机简介 1.2 超外差收音机的工作原理 1.2.1 输入电路 1.2.2 变频电路 1.2.3 中频放大器 1.2.4 检波与自动增益控制电路 1.2.5 低频放大电路 1.3 CXA1191AM / FM 超外差收音机工作原理 1.3.1 CXA1191收音机概述 1.3.2 AM部分工作原理分析 1.3.3 FM部分工作原理分析

第二章 电子工艺实践 2.1 DT9205型数字式万用表的使用与元件测试 2.2 电子元件的识别 2.1.1 电阻、电容、电感在元件上表示参数的方法 2.2.2 电阻、电容、电感元件及其主要参数 2.3 焊接技术 2.3.1 电烙铁 2.3.2 焊接工艺 2.4 超外差收音机的安装与调试 2.4.1 超外差式收音机专用元件的测判 2.4.2 超外差收音机的安装与调试 2.4.3 产品调试 2.4.4 收音机调试中的常见问题分析

第三章 可编程逻辑器件 3.1 可编程逻辑器件概述 3.1.1 可编程逻辑器件的特点 3.1.2 可编程逻辑器件的分类 3.1.3 可编程元件 3.2 简单的可编程逻辑器件 3.2.2 可编程阵列逻辑器件 3.2.3 可编程通用阵列逻辑器件 3.3 复杂的可编程逻辑器件 3.1.1 CPLD的基本结构 3.3.2 MAX7000系列器件的结构 3.4 现场可编程门阵列 3.4.1 现场可编程门阵列的基本原理 3.4.2 FLEX8000系列器件的结构

第四章 可编程逻辑器件的开发与实践 4.1 基于MAX+plus 软件环境的电路设计实践索引 4.2 建立设计项目(工程) 4.2.1 启动MAX+plus 软件环境(管理器窗口) 4.2.2 指定设计项目名称 4.2.3 指定图形文件的后缀名 4.2.4 打开图形编辑器 4.3 开始绘制原理图文件 4.3.1 激活图形编辑区 4.3.2 调用库元件和输入/输出端口 4.3.3 为输入/输出端口命名 4.3.4 保存文件保存文件 4.4 开始编译设计项目 4.4.1 选项1: 为设计项目选择器件 4.4.2 选项2: 设定电路结构资料加载的SRAM模式 4.4.3 选项3: 设定整个FPGA组件组合电路的性能 4.4.4 设定器件的引脚分配 4.4.5 存盘与生成引脚定义文档 4.4.6 指定编译报告文件中需要报告的内容 4.4.7 开始编译 4.5 用软件进行项目的功能仿真 4.5.1 打开引脚节点对话框一 4.5.2 选择欲仿真的输入、输出端口 4.5.3 编辑输入信号的波形图 4.5.4 进行仿真 4.6 下载文件到芯片完成项目的设计工作 4.6.1 下载步骤简述 4.6.2 连接好掌宇开发机 4.6.3 运行装载(烧录)工具 4.6.4 下载设计文档到芯片中 4.7 掌宇CIC310型CPLD/EPGA开发系统的安装与使用

第五章 数字系统的设计实践指导 5.1 电子技术综合实验课程任务书 5.1.1 设计实习任务一: : MAX + plus 软件入门实践 5.1.2 设计实习任务二: 十进制计数显示器的设计与FPGA/CPLD开发机应用实践 5.1.3 设计实习任务三: 二位十进制和六十进制计数器的设计 5.1.4 设计实习任务四: 多功能数字钟的设计与实践 5.2 电子实习 实习任务与指导 5.2.1 设计实习任务一: MAX+plus 软件入门实践 5.2.2 设计实习任务二: 十进制计数显示器的设计与FPGA/CPLD开发机应用实践 5.2.3 设计实习任务三: 二位十进制计数器的设计 5.2.4 设计实习任务三: 将十进制计数器改设计为六十进制计数器

<<电子技术综合实习>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>