

<<数字信号微处理器的原理与开发>>

图书基本信息

书名：<<数字信号微处理器的原理与开发>>

13位ISBN编号：9787561819760

10位ISBN编号：7561819765

出版时间：2004-8-1

出版时间：天津大学出版社

作者：李刚

页数：282

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字信号微处理器的原理与开发>>

内容概要

本书全面而又详细地介绍了TMS320C54x系列数字信号处理器的硬件结构和工作原理、应用设计和开发技术。

本书可作为相关专业研究生和高年级本科生的教材，也可以作为从事DSP应用开发的科技人员的参考资料。

<<数字信号微处理器的原理与开发>>

书籍目录

第1章 概论 1.1 DSP的简介 1.2 DSP的历史和发展 1.3 TI公司的DSP第2章 硬件结构 2.1 总线结构 2.2 内部存储器的组织 2.3 中央处理单元(CPU) 2.4 数据寻址 2.5 程序寻址 2.6 流水操作 2.7 片内外设 2.8 串行口 2.9 外部总线接口 2.10 IEEE标准1149.1扫描逻辑电路第3章 存储器 3.1 存储器空间 3.2 程序存储器 3.3 数据存储器 3.4 程序和数据安全保护第4章 中央处理单元 4.1 CPU状态和控制寄存器 4.2 算术逻辑单元(ALU) 4.3 累加器A和累加器B 4.4 滚筒移位器 4.5 乘-加累加单元 4.6 比较选择和存储单元(CSSU) 4.7 指数编码器第5章 数据寻址方式 5.1 立即寻址 5.2 绝对寻址 5.3 累加器寻址 5.4 直接寻址 5.5 间接寻址 5.6 存储器映像寄存器寻址 5.7 堆栈寻址 5.8 数据类型第6章 程序存储器寻址 6.1 程序存储器地址的产生 6.2 程序计数器(PC) 6.3 跳转 6.4 调用 6.5 返回 6.6 条件操作 6.7 单一重复指令 6.8 块重复指令 6.9 复位 6.10 中断 6.11 省电模式第7章 流水线 7.1 流水线概述 7.2 中断和流水线 7.3 双操作存储器和流水线 7.4 单操作存储器和流水线 7.5 流水线延时第8章 片内外设.....第9章 串行接口第10章 外部总线操作第11章 TMS320C54x的硬件设计第12章 开发工具及其应用第13章 应用举例参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>