

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787562431763

10位ISBN编号：7562431760

出版时间：2004-8-1

出版时间：重庆大学出版社

作者：徐根德

页数：155

字数：256000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书是高职高专电气系列教材之一。

主要介绍了数字电路及其特点、门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲的产生与整形、存储器和可编程逻辑器件、模/数和数/模转换电路等内容。

本书可作为高职高专电气、电子、电力、自动化和其他相近专业的《数字电子技术》课程教材，也可作为高校、电大、职大相同专业学生教材，亦可供从事数字电子技术工作的工程技术人员参考。

<<数字电子技术>>

书籍目录

第1章 数字电路基础 1.1 数字电路及其特点 1.2 数制与码制 1.3 逻辑代数中的基本逻辑运算
1.4 逻辑代数的公式定理及运算法则 1.5 逻辑函数的表示方法 1.6 逻辑函数的化简 小结
习题1第2章 门电路 2.1 门电路的基本知识 2.2 集成TTL门电路 2.3 CMOS门电路 小结 习
题2第3章 组合逻辑电路 3.1 组合逻辑电路概述 3.2 常用中规模集成电路 3.3 常用中规模集
成电路的应用 3.4 组合逻辑电路中的竞争与冒险现象 小结 习题3第4章 触发器 4.1 触发器的
特点和分类 4.2 触发器电路结构形式 4.3 集成触发器 4.4 触发器应用举例 4.5 触发器逻辑
功能的转换 小结 习题4第5章 时序逻辑电路分析 5.1 时序逻辑电路概述 5.2 寄存器和移位寄
存器 5.3 计数器 5.4 时序电路应用举例 小结 习题5第6章 脉冲的产生与整形 6.1 概述
6.2 由门电路构成的脉冲产生与整形电路 6.3 555定时器及其组成的脉冲产生与整形电路 小结
习题6第7章 存储器和可编程逻辑器件 7.1 半导体存储器 7.2 可编程逻辑器件 小结 习题7
第8章 模/数和数/模转换电路 8.1 数/模(D/A)转换器 8.2 模/数(A/D)转换器 小结 习题8部分
习题答案参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>